



JUAN PABLO OLIVER
DEFERRARI

Dr. Ing.

<http://iie.fing.edu.uy/~jpo/>
Instituto de Ingeniería Eléctrica, Facultad de Ingeniería,
Herrera y Reissig 565, 1130
0 Montevideo, Uruguay
27110974

SNI

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información
Categorización actual: Nivel I (Activo)

Fecha de publicación: 07/06/2019
Última actualización: 04/06/2019

Datos Generales

INSTITUCIÓN PRINCIPAL

Universidad de la República/ Facultad de Ingeniería - UDeLaR / Instituto de Ingeniería Eléctrica / Uruguay

DIRECCIÓN INSTITUCIONAL

Institución: Universidad de la República / Facultad de Ingeniería - UDeLaR / Sector Educación Superior/Público

/ Instituto de Ingeniería Eléctrica

Dirección: Herrera y Reissig 565 / 11300 / Montevideo, Montevideo, Uruguay

Teléfono: (2) 27110974 / 1128

Correo electrónico/Sitio Web: jpo@fing.edu.uy <http://iie.fing.edu.uy/~jpo/>

Formación

Formación académica

CONCLUIDA

DOCTORADO

Doctorado en Ingeniería (Ingeniería Eléctrica) (2008 - 2014)

Universidad de la República - Facultad de Ingeniería - UDeLaR, Uruguay
Título de la disertación/tesis/defensa: Técnicas de bajo consumo en FPGAs
Tutor/es: Eduardo Boemo Scalvinoni (tesis) / Fernando Silveira (acad)
Obtención del título: 2015

Sitio web de la disertación/tesis/defensa: iie.fing.edu.uy

Palabras Clave: Lógica Programable, FPGA Bajo consumo

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Lógica programable, bajo consumo

MAESTRÍA

Maestría en Ingeniería Eléctrica (1999 - 2007)

Universidad de la República - Facultad de Ingeniería - UDeLaR, Uruguay
Título de la disertación/tesis/defensa: Diseño Digital Utilizando Lógica Programable: Aplicaciones a la Enseñanza

Tutor/es: Gregory Randall

Obtención del título: 2008

Palabras Clave: Lógica programable Electrónica Digital Educación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica Digital, Lógica Programable, Educación

GRADO

Ingeniería Eléctrica (1982 - 1989)

Universidad de la República - Facultad de Ingeniería - UDeLaR, Uruguay
Título de la disertación/tesis/defensa: Adquisidor de velocidad y dirección de viento

Tutor/es: César Briozzo - Luis Casamayou

Obtención del título: 1990

Palabras Clave: Electrónica Adquisición de datos Medidas

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica, adquisición de datos
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Energías Renovables

Idiomas

Inglés

Entiende bien / Habla regular / Lee muy bien / Escribe bien

Francés

Entiende bien / Lee bien /

Portugués

Entiende muy bien / Habla regular / Lee bien /

Áreas de actuación

INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital, lógica programable

INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Educación, Enseñanza de la Electrónica

INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño Electrónico

INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Medidas, adquisición de datos

INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital, FPGAs, bajo consumo

Actuación profesional

SECTOR EDUCACIÓN SUPERIOR/PÚBLICO - UNIVERSIDAD DE LA REPÚBLICA - URUGUAY

Facultad de Ingeniería - UDeLaR / Instituto de Ingeniería Eléctrica

VÍNCULOS CON LA INSTITUCIÓN

Funcionario/Empleado (12/2018 - a la fecha) Trabajo relevante

Profesor Titular ,30 horas semanales / Dedicación total
Escalafón: Docente
Grado: Grado 5
Cargo: Efectivo

Funcionario/Empleado (12/2011 - 12/2018)

Profesor Agregado ,40 horas semanales / Dedicación total
Escalafón: Docente
Grado: Grado 4
Cargo: Efectivo

Funcionario/Empleado (10/2007 - 04/2018) Trabajo relevante

Jefe del Departamento de Electrónica ,40 horas semanales
Escalafón: Docente
Grado: Grado 4
Cargo: Efectivo

Funcionario/Empleado (03/2005 - 12/2011)

Profesor Agregado ,40 horas semanales
Departamento de Control y Electrónica Industrial a partir del 16/8/2008 se crea el Departamento de Electrónica.
Escalafón: Docente
Grado: Grado 4
Cargo: Efectivo

Funcionario/Empleado (11/2003 - 03/2005)

Profesor Agregado ,35 horas semanales
Departamento de Control y Electrónica Industrial Instituto de Ingeniería Eléctrica
Escalafón: Docente
Grado: Grado 4
Cargo: Efectivo

Funcionario/Empleado (02/1995 - 11/2003)

Profesor Adjunto ,40 horas semanales
Departamento de Control y Electrónica Industrial Instituto de Ingeniería Eléctrica
Escalafón: Docente
Grado: Grado 3
Cargo: Efectivo

Funcionario/Empleado (08/1998 - 03/2000)

Asistente Académico ,20 horas semanales
Asistente Académico encargado de los temas de relacionamiento de FING Asimilado a Grado 5.
Escalafón: Docente
Grado: Grado 5
Cargo: Interino

Funcionario/Empleado (01/1993 - 02/1995)

Profesor Adjunto ,40 horas semanales
Departamento de Control y Electrónica Industrial Instituto de Ingeniería Eléctrica
Escalafón: Docente
Grado: Grado 3
Cargo: Interino

Funcionario/Empleado (04/1991 - 12/1992)

Asistente ,40 horas semanales
Departamento de Control y Electrónica Industrial Instituto de Ingeniería Eléctrica
Escalafón: Docente
Grado: Grado 1
Cargo: Interino

Funcionario/Empleado (09/1989 - 03/1991)

Asistente ,20 horas semanales
Departamento de Control y Electrónica Industrial Instituto de Ingeniería Eléctrica
Escalafón: Docente
Grado: Grado 2
Cargo: Interino

Funcionario/Empleado (03/1987 - 09/1989)

Ayudante ,20 horas semanales
Departamento de Control y Electrónica Industrial Instituto de Ingeniería Eléctrica
Escalafón: Docente
Grado: Grado 1
Cargo: Interino

Funcionario/Empleado (11/1986 - 03/1987)

Ayudante ,10 horas semanales
Instituto de Física
Escalafón: Docente
Grado: Grado 1
Cargo: Interino

ACTIVIDADES**LÍNEAS DE INVESTIGACIÓN****Dispositivos Lógicos Programables (06/1993 - a la fecha)**

He participado en la investigación, utilización y difusión de la tecnología de Dispositivos Lógicos Programables (PLDs y FPGAs). Este trabajo comenzó con un proyecto de desarrollo tecnológico aprobado por la CSIC en 1993 y parte del proyecto BID N° 105. Su objetivo fue introducir la tecnología de PLDs y FPGAs creando un ambiente de desarrollo, realizando aplicaciones y difundiendo su utilización en el medio local dictando los primeros cursos en el país, habiéndose realizado una gran cantidad de diseños. Posteriormente dirigí dos proyectos de investigación en el mismo tema. Actualmente sigue siendo una de las principales líneas de acción del Grupo de Electrónica Aplicada del cual soy coordinador. Dentro de este tema he trabajado en varios aspectos, por un lado, el desarrollo de plataformas hardware que cuentan dispositivos programables: IIE-PCI, PGVirtex, IIE-Cyclone, cada uno de estos desarrollos logró, en su momento, marcar hitos muy importantes en la utilización de tecnologías de última generación, siendo en algunos casos los primeros desarrollos de su tipo en el país. Por otro lado he participado en el desarrollo de una gran cantidad de aplicaciones que funcionan en dispositivos lógicos programables: algoritmos en hardware, redes neuronales, algoritmos de telecomunicaciones, procesamiento de imágenes, etc. Aprovechando el cambio de paradigma en la forma de diseñar dado por los circuitos programables he incorporado cambios innovadores en la enseñanza de la electrónica, desarrollando una metodología de Laboratorios en casa, que viene siendo aplicada con éxito desde 2005 y que fue la base para mi tesis de maestría. Actualmente, me he dedicado a estudiar el consumo en FPGAs, ya que es una barrera que no les permite aún ser utilizadas masivamente en sistemas portátiles. Este fue el tema de mi tesis de doctorado, que se continúa con una tesis de maestría sobre aplicaciones de FPGAs para dispositivos implantables.

Aplicada

5 horas semanales

Instituto de Ingeniería Eléctrica, Grupo de Electrónica Aplicada , Coordinador o Responsable

Equipo: PÉREZ, J.

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica Digital

Desarrollo de equipamiento electrónico a medida (03/1993 - a la fecha)

Dentro de esta línea de trabajo se pueden englobar muchos desarrollos que he realizado, la mayoría de ellos (aunque no todos) se basan en sistemas embebidos de bajo consumo con aplicaciones de adquisición de datos. He desarrollado varias versiones de adquisidores de velocidad y dirección de viento energéticamente autónomos; estaciones meteorológicas automáticas de muy bajo consumo y con comunicación celular. Dentro de este item cabe destacar el proyecto ADQ-VX que fue transferido exitosamente a la industria y comercializado. En el tema de identificación animal por radiofrecuencia (RFID) he desarrollado lectores de caravanas de ganado que funcionan con las ceibalitas; y dirigí el desarrollo del equipo de homologación que utiliza el LATU desde hace varios años, para ensayar, tanto los lectores como las caravanas que se utilizan en nuestro país. Más recientemente he participado en el diseño y desarrollo de estaciones concentradoras autónomas y de bajo consumo que recojen los datos de redes de sensores inalámbricos y los envían por la red celular, para aplicaciones agrícolas. He participado también en el desarrollo del hardware de un electroencefalógrafo inalámbrico de bajo consumo. Muchos de estos diseños, que presentan soluciones innovadoras, de bajo costo y bajo consumo, se han transformado en productos y algunos han estado en servicio por varios años.

Aplicada

2 horas semanales

Instituto de Ingeniería Eléctrica , Coordinador o Responsable

Equipo:

Diseño digital de bajo consumo con lógica programable (FPGAs) (05/2015 - a la fecha)

Se busca obtener reglas para la utilización de FPGAs en aplicaciones de bajo consumo. Se trabaja

con un enfoque fuertemente experimental y desde el punto de vista de un usuario de este tipo de dispositivos. Se está desarrollando una metodología de evaluación de herramientas EDA (Electronic design automation) de estimación de consumo que actualmente presentan grandes deficiencias. Se han encontrado aplicaciones en dispositivos biomédicos e IoT.

Aplicada

5 horas semanales

Instituto de Ingeniería Eléctrica, Departamento de Electrónica, Coordinador o Responsable

Equipo: Juan Pablo OLIVER DEFERRARI, Federico FAVARO SAPRIZA, Santiago Leandro Martínez Bentancor

Palabras clave: FPGA low power

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital de bajo consumo

Energías Renovables (06/1988 - 06/1996)

Desarrollo de adquirentes de datos para evaluación del potencial eólico (el adquirente desarrollado estuvo instalado un año en Cerro Caracoles, actual emplazamiento de un parque eólico, adquiriendo datos una vez por segundo). Desarrollo de adquirentes de datos para evaluar el comportamiento de instalaciones fotovoltaicas. Desarrollo de software de simulación de sistemas autónomos.

5 horas semanales

Instituto de Ingeniería Eléctrica, Departamento de Electrónica, Integrante del equipo

Equipo: BRIOZZO, C., CASARAVILLA, G., CHAER, R., NORMEY, R., LUJÁN, J. H., NUNES, V.

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Energías Renovables

PROYECTOS DE INVESTIGACIÓN Y DESARROLLO

GERVASIO: Generalización de las redes de sensores inalámbricos como herramienta de valorización en sistemas vegetales intensivos (07/2015 - 02/2018)

Desarrollar, instalar y evaluar un sistema basado en RSI que permita adquirir, transmitir y realizar procesamiento de imágenes aplicado al monitoreo de poblaciones de insectos que afectan a frutales. Perfeccionar, en términos de costo, autonomía, funcionalidad y facilidad de uso las RSI antes desarrolladas para monitoreo de condiciones microclimáticas y humedad de suelo, extendiendo su evaluación por otros productores. Desarrollar y dominar nuevas técnicas asociadas a las RSI (protocolos con menor consumo, protocolos y plataformas para manejo de mayor volumen de procesamiento e información (imágenes)). Diseño y prueba de un prototipo de microdendrómetro compatible con estas redes. COMPONENTES DE PROYECTO 1. Sistema de monitoreo de plagas basado en la adquisición inalámbrica de imágenes en trampas de insectos (manejo de 10 trampas mínimo en prototipo). Incluye herramienta de visualización y ayuda al conteo. 2. Red de sensores inalámbricos para monitoreo de las condiciones microclimáticas (temperatura, humedad) y de la humedad de suelo con capacidad de transmitir resultados a Internet. 3. Estudio y prueba de nuevas plataformas y técnicas de redes de sensores inalámbricos como para manejo de mayor información (imágenes) y protocolos de menor consumo. Mi participación se centró en el desarrollo de sistemas autónomos de adquisición de datos con comunicación a Internet, realizando estudios de balance entre costos y consumo de energía.

4 horas semanales

Instituto de Ingeniería Eléctrica, Departamento de Electrónica

Desarrollo

Integrante del Equipo

En Marcha

Alumnos encargados en el proyecto:

Pregrado:3

Financiación:

INIA, Uruguay, Apoyo financiero

Equipo: Juan Pablo OLIVER DEFERRARI, Fernando Abel SILVEIRA NOGUEROL (Responsable), Leonardo STEINFELD VOLPE, Javier Andres SCHANDY WOOD, Leonardo BARBONI MORALES, Federico FAVARO SAPRIZA

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño electrónico de bajo consumo

Electroencefalógrafo inalámbrico de bajo consumo de energía (03/2015 - 02/2017)

Este proyecto propone investigar el ahorro de energía que puede obtenerse en electroencefalógrafos inalámbricos a través del uso de esquemas de codificación eficientes (compresión). Se medirá el consumo de energía que se obtiene con diferentes alternativas de codificación, evaluando experimentalmente la relación de compromiso que existe entre complejidad algorítmica (que se traduce a un mayor consumo de energía para su ejecución) y eficiencia de compresión (que redundante en menor consumo de energía para la transmisión). Por otro lado, la mayor eficiencia de transmisión de información que se obtiene a través de la compresión abre la posibilidad de llegar a tasas de muestreo mayores que las que se podrían alcanzar sin comprimir las señales. El proyecto incluyó el desarrollo completo de un electroencefalógrafo inalámbrico de bajo consumo, y de varias plataformas de test, con dos tipos de comunicación inalámbrica: Bluetooth y WiFi.

5 horas semanales

Instituto de Ingeniería Eléctrica

Investigación

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Pregrado:3

Maestría/Magister:2

Financiación:

Comisión Sectorial de Investigación Científica - UDeLaR, Uruguay, Apoyo financiero

Equipo: Juan Pablo OLIVER DEFERRARI , Julián OREGGIONI GAMOU , Leonardo STEINFELD VOLPE , Federico LECUMBERRY RUVERTONI , Álvaro MARTÍN MENONI , Guillermo DUFORT Y ALVAREZ ZORRILLA DE SAN MARTÍN , Federico FAVARO SAPRIZA , Ignacio Francisco RAMÍREZ PAULINO , Gadiel SEROUSSI BLUSZTEIN

Palabras clave: Bajo consumo sistemas embebidos comunicación inalámbrica EEG compresión de datos

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño electrónico de bajo consumo

Desarrollo de una plataforma de fenotipado como base para la mejora de la tolerancia a estrés ambiental de cultivos y ajustes de modelos de simulación (10/2013 - 03/2015)

Proyecto conjunto entre INIA, Facultad de Agronomía, Facultad de Ingeniería y Facultad de Arquitectura. Fui el responsable del equipo de Facultad de Ingeniería. Nuestro trabajo consistió en el desarrollo de un sistema de iluminación LED para plantas que permite controlar no solo la intensidad de la luz sino también su longitud de onda. De esta forma el sistema permite simular ciclos de iluminación diurna en diferentes estaciones del año. El control del sistema fue automatizado, permitiendo configurar y programar diferentes patrones de luz, y cuenta con un dispositivo de medida que permite su funcionamiento el lazo cerrado.

4 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Electrónica

Desarrollo

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Pregrado:3

Maestría/Magister:1

Financiación:

INIA, Uruguay, Apoyo financiero

Equipo: FERNÁNDEZ, S.

Palabras clave: Fenotipado Iluminación LED

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Iluminación LED, automatización

Desarrollo de luminarias LEDs para alumbrado público (09/2012 - 08/2013)

Diseño de luminarias que cumplan con los requerimientos técnicos establecidos por la IM, orientación de LEDs, dimensiones, disipación del calor, etc...que permita el mantenimiento en forma sencilla, estética de la misma de acuerdo al entorno urbano, que permita colocar en las columnas existentes y ser confiable en cuanto a la estanqueidad, seguridad eléctrica y mecánica, robusto y frente al vandalismo

6 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Electrónica

Desarrollo
Coordinador o Responsable
Concluido
Alumnos encargados en el proyecto:
Pregrado:1
Maestría/Magister:1
Financiación:
IMM - Departamento de Acondicionamiento Urbano, Uruguay, Apoyo financiero
Equipo: FERNÁNDEZ, S. , RIVERO, N. , RÍOS, B.
Palabras clave: LEDs
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / iluminación LED

Utilización de LEDs para iluminación vial (04/2010 - 07/2011)

Estudio de los LEDs como fuente luminosa, electrónica asociada de manejo, luminarias. Desarrollo de un prototipo de luminaria

6 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Electrónica

Desarrollo

Coordinador o Responsable

Concluido

Alumnos encargados en el proyecto:

Pregrado:1

Maestría/Magister:1

Equipo: FERNÁNDEZ, S. , RIVERO, N. , TOUYÁ, A.

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Iluminación, Electrónica, Fotometría

Diseño y desarrollo de un equipo para homologación de caravanas y lectores de identificación animal por radiofrecuencia (03/2008 - 07/2008)

Se desarrolló un equipo a medida para el LATU que permite realizar ensayos tanto de caravanas como de lectores del sistema de trazabilidad ganadero. Los ensayos se realizan según normas ISO y siguiendo las ecomendacies de ICAR.

25 horas semanales

Instituto de Ingeniería Eléctrica , Departameno de Eectrónica

Desarrollo

Coordinador o Responsable

Concluido

Equipo: ROLANDO, P. , QUAGLIOTTI, A.

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Identificación por Radiorecuencia

Material de apoyo para la resolución de ejercicios de Diseño Lógico (06/2007 - 12/2007)

En este proyecto se plantea la elaboración de materiales de apoyo para fortalecer la preparación de los estudiantes en la resolución de ejercicios de diseño. Partiendo de un material valiosísimo que son los exámenes propuestos en los más de quince años de dictado del curso, el proyecto pretende adaptarlos para que sean utilizados como una herramienta de apoyo al estudiante. El objetivo general es contar con una nueva herramienta que permita mejorar el aprendizaje de diseño electrónico digital, dándole a los estudiantes la posibilidad de practicar diseños y autoevaluarse.

1 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Electrónica

Otra

Coordinador o Responsable

En Marcha

Equipo: HAIM, F. , RODRÍGUEZ, J. , RAMOS, M.

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Enseñanza de electrónica digital

Agoritmos en Hardware Reconfigurable (04/2001 - 06/2005)

El objetivo fue la realización de aplicaciones que utilicen hardware reconfigurable, es decir

implementar subrutinas en hardware dinámicamente reconfigurable. Esto incluyó el rediseño de los algoritmos para ser implementados en hardware, estudio de técnicas de reconfiguración total o parcial del hardware, manejo de esa reconfiguración y la interfaz con la aplicación software del usuario.

10 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Control y Electrónica Industrial
Investigación

Coordinador o Responsable

Concluido

Alumnos encargados en el proyecto:

Pregrado:13

Equipo: FERNÁNDEZ, S. , PÉREZ, J. , CANETTI, R. M.

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Lógica reconfigurable

Proyecto de Innovación Educativa: Prácticas de Laboratorio no presencial en Diseño Electrónico Digital (06/2003 - 12/2004)

Elaboración de una nueva metodología de laboratorio para el curso de Diseño Lógico. En el nuevo curso se modificaron los laboratorios y las formas de evaluación. Se pasó de un sistema clásico en el cual un grupo de estudiantes prepara una práctica en su casa y la realiza en el laboratorio de la Facultad, a un sistema en el cual la realización de la práctica es domiciliaria y se expone lo realizado en una defensa. Para esto fue necesario diseñar y construir una gran cantidad de kits hardware de bajo costo, que fueron entregados en préstamo a los estudiantes durante todo el semestre. En estos kits los grupos de estudiantes pudieron llevar a la práctica sus diseños y mostrarlos a los docentes en una defensa oral obteniendo así una calificación.

3 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Control y Electrónica Industrial

Otra

Coordinador o Responsable

Concluido

Equipo: HAIM, F. , FERNÁNDEZ, S. , ROLANDO, P. , CIGANDA, L. , RODRÍGUEZ, J.

Desarrollo de prototipo de equipo de Fin de Tren para AFE (12/2001 - 07/2002)

Convenio con AFE para el desarrollo de un prototipo de sistema de tren completo. El convenio tiene como antecedente un estudio de factibilidad del cual fui responsable

10 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Control y Electrónica Industrial

Desarrollo

Integrante del Equipo

Concluido

Equipo: HAIM, F. , ROLANDO, P. , CANETTI, R. M. (Responsable) , STEINFELD, L. , PIQUINELA, J. (Responsable) , ALCARRAZ, A.

Estudio de factibilidad del desarrollo de un equipo de Fin de Tren para AFE (03/2000 - 08/2000)

El convenio consiste en el análisis técnico y económico del desarrollo de un equipo de seguridad contra accidentes para ser utilizado en los trenes de AFE.

4 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Control y Electrónica Industrial

Desarrollo

Coordinador o Responsable

Concluido

Equipo: CANETTI, R. M. , ARNAUD, A.

Caracterización de la planta externa de cobre para la transmisión de datos de alta velocidad utilizando tecnología ADSL (03/1999 - 09/1999)

Convenio con ANTEL para definir y realizar la caracterización de la planta externa de cobre para la transmisión de datos de alta velocidad utilizando tecnología ADSL

10 horas semanales

Instituto de Ingeniería Eléctrica

Desarrollo

Coordinador o Responsable

Concluido

Alumnos encargados en el proyecto:

Pregrado:3
Equipo:

Procesador Neuronal Basado en Lógica Prograable (06/1996 - 12/1998)

Realización de diferentes arquitecturas de redes neuronales en FPGAs con y sin aprendizaje en hardware. La placa de FPGAs utilizada se conecta a un PC y funciona como un coprocesador cuando se realizan cálculos con las redes neuronales implementadas.

15 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Control y Electrónica Industrial

Investigación

Coordinador o Responsable

Concluido

Equipo: PÉREZ, J. , CANETTI, R. M. , FONSECA DE OLIVEIRA, A.

Laboratorio de Microelectrónica (06/1993 - 12/1998)

Primer proyecto en el área de microelectrónica de Uruguay. Permitió adquirir equipamiento y formar recursos humanos en el área de microelectrónica. Se diseñaron los primeros circuitos integrados de aplicación específica (ASICS) del país, y se caracterizaron en el laboratorio.

5 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Control y Electrónica Industrial

Investigación

Integrante del Equipo

Concluido

Equipo: PÉREZ, J. , DE OLIVEIRA MADEIRA, O. , SILVEIRA, F. , MAZZARA, P. , VALDENEGRO, H. (Responsable) , ROSSI, C.

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Estudio de la instrumentación y las estrategias de control de la Refinería de La Teja. (02/1996 - 06/1997)

Convenio entre la Facultad de Ingeniería y Ancap. Estudio y sistematización de la información de instrumentación y control de la refinería de La Teja, de acuerdo con las normas ISA S 5.4 e ISA S 20. Estudio la información, selección y gestión de la compra de software adecuado, instalación y configuración del mismo e ingreso de parte de la información a partir de los reportes del sistema de control distribuido de la refinería.

10 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Control y Electrónica Industrial

Desarrollo

Integrante del Equipo

Concluido

Equipo: PÉREZ, J. , CANETTI, R. M. (Responsable) , FONSECA DE OLIVEIRA, A.

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Instrumentación

Cuantificación del Potencial Eólico del Uruguay Aplicable a la Generación de Energía Eléctrica en Gran Escala (03/1994 - 11/1995)

Diseño, construcción e instalación de un adquisidor de datos de muy bajo consumo para ser utilizado en mediciones de campo de velocidad y dirección de viento. Este adquisidor permite su instalación en zonas remotas y tiene una frecuencia de muestreo de un segundo, pudiendo almacenar la totalidad de los datos adquiridos durante varios meses de funcionamiento La instalación se realizó el 9/11/94 en el Cerro Caracoles, y el equipo funcionó adecuadamente durante más de un año en forma ininterrumpida.

10 horas semanales

Instituto de Ingeniería Eléctrica

Desarrollo

Integrante del Equipo

Cancelado

Equipo: CASARAVILLA, G. , NUNES, V. , CATALDO, J.

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Energías Renovables, Adquisición de datos

Electrificación del predio El Potrerillo situado sobre la Laguna Negra (Dpto. de Rocha) utilizando fuentes de energía renovable autónomas (04/1995 - 10/1995)

Diseño de una instalación eléctrica con energía solar y eólica para el área protegida de "El Potrerillo" ubicada en la Laguna Negra, Rocha. Colaboré en el diseño y especificación del sistema. Diseño e instalación de un adquisidor de velocidad de viento en el lugar. Recolección y análisis de los datos adquiridos.

5 horas semanales

Instituto de Ingeniería Eléctrica

Desarrollo

Integrante del Equipo

Concluido

Equipo: CASARAVILLA, G. , NUNES, V. (Responsable) , CATALDO, J.

Electrificación de Escuelas, Puestos Policiales y Policlínicas del MSP, alejados de la Red Nacional, utilizando fuentes de energía renovable autónomas (08/1994 - 08/1995)

Diseño de un adquisidor de datos de bajo consumo para monitorear una instalación rural alimentada con energía solar. Dicho equipo permitió evaluar el comportamiento del sistema completo (paneles solares, baterías y consumidor), dando información de vital importancia para futuros diseños. La instalación fue realizada en la Escuela Rural N°79 en el mes de agosto/94. Dicho equipo estuvo instalado durante un año.

3 horas semanales

Instituto de Ingeniería Eléctrica

Desarrollo

Integrante del Equipo

Concluido

Equipo: CASARAVILLA, G. , NORMEY, R. , LUJÁN, J. H.

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Energías Renovables, Adquisición de datos

Introducción de las nuevas tecnologías para el diseño de sistemas electrónicos: Dispositivos Lógicos Programables (03/1993 - 11/1994)

Investigación, utilización y difusión de la tecnología de Dispositivos Lógicos Programables (PLDs y FPGAs).

10 horas semanales

Instituto de Ingeniería Eléctrica , Departamento de Control y Electrónica Aplicada

Desarrollo

Integrante del Equipo

Concluido

Financiación:

Comisión Sectorial de Investigación Científica - UDeLaR, Uruguay, Apoyo financiero

Equipo: PÉREZ, J. , VALDENEGRO, H. (Responsable)

Cuantificación del Potencial Eólico del Uruguay Aplicable a la Generación de Energía Eléctrica en Forma Autónoma (06/1993 - 09/1994)

Participación en estudios y simulaciones de distintas configuraciones y tecnologías existentes para sistemas viento-diesel y sistemas eólicos con acumulación en baterías.

10 horas semanales

Instituto de Ingeniería Eléctrica

Desarrollo

Integrante del Equipo

Concluido

Equipo: BRIOZZO, C. , CHAER, R.

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Energías Renovables

Registrador de Perturbaciones para la Red Eléctrica (06/1990 - 12/1991)

Diseño y realización de un registrador de perturbaciones para la red de transmisión eléctrica a ser instalado en las subestaciones de UTE. Este equipo permite la adquisición y el análisis de señales en tiempo real para ser almacenadas en caso de detectarse fallas. Mi tarea consistió en diseñar las etapas de adaptación de señales y aislación. Su diseño se realizó cumpliendo con estrictas normas de aislación impuestas por UTE. El equipo funcionó hasta después del año 1998.

5 horas semanales

Instituto de Ingeniería Eléctrica

Desarrollo

Integrante del Equipo

Concluido

Equipo: GÓMEZ, G. , BARRENECHE, O. (Responsable) , PÉREZ, J. , SILVEIRA, F. , MAZZARA, P. , ROSSI, C. , LUJÁN, J. H. , DARSCHT, P.

DOCENCIA

Ingeniería Eléctrica (03/1999 - a la fecha)

Grado

Asignaturas:

Diseño Lógico, 5 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño Lógico

Ingeniería Eléctrica (03/2001 - a la fecha)

Grado

Asignaturas:

Diseño Lógico 2, 4 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño Lógico

Ingeniería Eléctrica (08/1999 - a la fecha)

Grado

Asignaturas:

Introducción a los Microprocesadores, 5 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica Digital, Microprocesadores

Ingeniería Eléctrica (03/2000 - a la fecha)

Especialización

Asignaturas:

Diseño Lógico 2, 4 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica Digital

Ingeniería Eléctrica (03/2013 - a la fecha)

Grado

Responsable

Asignaturas:

Taller de Introducción a la Ingeniería Eléctrica (Tallerine), 3 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica /

Ingeniería Eléctrica (06/1999 - 12/2008)

Grado

Asignaturas:

Pasantía, 1 horas, Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Práctica de la Ingeniería

Ingeniería Eléctrica (03/1994 - 12/1999)

Especialización

Asignaturas:

Diseño de Sistemas Digitales Utilizando Dispositivos Lógicos Programables, 4 horas, Teórico-Práctico

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica Digital

Ingeniería Eléctrica (03/1993 - 12/1998)

Grado

Asignaturas:

Diseño Lógico (anual, Plan 91), 4 horas, Teórico-Práctico

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica Digital

Ingeniería Eléctrica (02/1990 - 12/1992)

Grado

Asignaturas:

Diseño Lógico, 5 horas, Teórico-Práctico

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica Digital

Ingeniería Eléctrica (03/1987 - 12/1989)

Grado

Asignaturas:

Electrónica I, 6 horas, Teórico-Práctico

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica Digital

EXTENSIÓN

Apoyo al proyecto Microbit de Plan Ceibal (Rol: responsable) (05/2018 - 12/2018)

Instituto de Ingeniería Eléctrica, Departamento de Electrónica

3 horas

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Enseñanza y difusión de la electrónica

CAPACITACIÓN/ENTRENAMIENTOS DICTADOS

Universidad Autónoma de Madrid, Escuela Politécnica Superior (05/2012 - 06/2012)

Curso intensivo VHDL-Xilinx-ISE-PlanAhead

24 horas semanales

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / FPGAs

PASANTÍAS

Pasantía Universidad Autónoma de Madrid (09/2018 - 09/2018)

Universidad Autónoma de Madrid, Escuela Politécnica Superior

40 horas semanales

Pasantía Universidad Autónoma de Madrid (05/2018 - 05/2018)

Escuela Politécnica Superior, Universidad Autónoma de Madrid
40 horas semanales

Pasantía Universidad Autónoma de Madrid (05/2017 - 05/2017)

Universidad Autónoma de Madrid, Escuela Politécnica Superior
40 horas semanales

Pasantía Universidad Autónoma de Madrid (05/2016 - 05/2016)

Universidad Autónoma de Madrid, Escuela Politécnica Superior
40 horas semanales

Pasantía Universidad Autónoma de Madrid (05/2015 - 05/2015)

Universidad Autónoma de Madrid, Universidad Autónoma de Madrid
40 horas semanales

Pasantía Universidad Autónoma de Madrid (05/2014 - 05/2014)

Universidad Autónoma de Madrid, Escuela Politécnica Superior
40 horas semanales

Pasantía Universidad Autónoma de Madrid (05/2013 - 06/2013)

Universidad Autónoma de Madrid, Escuela Politécnica Superior
40 horas semanales

Pasantía Universidad Autónoma de Madrid (05/2012 - 06/2012)

Universidad Autónoma de Madrid, Escuela Politécnica Superior
40 horas semanales

Pasantía Universidad Autónoma de Madrid (05/2011 - 06/2011)

Universidad Autónoma de Madrid, Escuela Politécnica Superior
40 horas semanales

Pasantía Universidad Autónoma de Madrid (06/2010 - 07/2010)

Universidad Autónoma de Madrid, Escuela Politécnica Superior
40 horas semanales

Pasantía en Institut National Polytechnique de Grenoble (09/2004 - 11/2004)

Institut National Polytechnique de Grenoble (INPG), QLF group, TIMA Laboratory
50 horas semanales

Pasantía en el Institut National Polytechnique de Grenoble (10/2003 - 12/2003)

Institut National Polytechnique de Grenoble (INPG), QLF Group, Laboratorio TIMA
50 horas semanales

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas tolerantes a fallas

GESTIÓN ACADÉMICA

Coordinador del Grupo de Electrónica Aplicada (06/1997 - a la fecha)

Instituto de Ingeniería Eléctrica, Departamento de Electrónica
Gestión de la Investigación

Delegado por el orden docente (06/2003 - 03/2009)

Miembro de la Comisión de Extensión de la Facultad de Ingeniería
Participación en consejos y comisiones

Delegado del Área Tecnológica (05/2008 - 03/2009)

Comisión Sectorial de Extensión
Participación en consejos y comisiones

Actividades de coordinación de la Red ALFA NICRON (03/2006 - 02/2009)

Instituto de Ingeniería Eléctrica, Departamento de Electrónica
Gestión de la Investigación

Encargado de la Pasantía de Ingeniería Eléctrica (03/1999 - 12/2006)

Instituto de Ingeniería Eléctrica
Gestión de la Enseñanza

Coordinador local de la red ALFA TOSCA financiada por la UE (02/2002 - 12/2004)

Instituto de Ingeniería Eléctrica, Departamento de Control y Electrónica Industrial
Gestión de la Investigación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería Eléctrica y Electrónica / Sistemas tolerantes a fallas

Delegado a la reunión de dirección del Instituto de Ingeniería Eléctrica (10/1996 - 09/2004)

Instituto de Ingeniería Eléctrica
Otros

Suplente, orden docente (04/2002 - 04/2004)

Claustro de Facultad de Ingeniería
Participación en cogobierno

Encargado de relacionamiento del Instituto de Ingeniería Eléctrica (08/1999 - 08/2002)

Instituto de Ingeniería Eléctrica
Otros

Delegado orden docente (03/1998 - 12/1999)

Comisión de Convenios de la Facultad de Ingeniería
Participación en cogobierno

Delegado por la Facultad de Ingeniería a la Mesa de la Madera (03/1998 - 12/1999)

Mesa de la Madera
Otros

Miembro de la comisión (03/1998 - 10/1999)

Comisión de Evaluación Institucional de la Facultad de Ingeniería
Otros

Miembro de la Comisión de Proyecto de Fin de Carrera de Ingeniería Eléctrica (06/1996 - 06/1999)

Instituto de Ingeniería Eléctrica
Gestión de la Enseñanza

Suplente, orden docente (04/1996 - 04/1997)

Claustro de la Facultad de Ingeniería
Participación en cogobierno

Delegado por el orden estudiantil (06/1985 - 06/1986)

Comisión de Instituto de Ingeniería Eléctrica
Participación en cogobierno

SECTOR EMPRESAS/PRIVADO - EMPRESA PRIVADA - URUGUAY

inno.com

VÍNCULOS CON LA INSTITUCIÓN

Otro (10/2007 - 03/2008)

Ingeniero ,5 horas semanales

Otro (09/2002 - 10/2003)

Ingeniero ,10 horas semanales

ACTIVIDADES**PROYECTOS DE INVESTIGACIÓN Y DESARROLLO****Medidor de audiencia televisiva - Telemeter audio (10/2007 - 03/2008)**

Segunda versión del Telemeter, se agrega comparación de canales de audio.

10 horas semanales

Desarrollo

Coordinador o Responsable

Concluido

Equipo: GÓMEZ, G.

Desarrollo de un medidor de audiencia televisiva - Telemeter (09/2002 - 10/2003)

Equipo de medición de audiencia televisiva, Telemeter, diseñado y desarrollado por Inno.Com en base a una especificación inicial de la empresa Mediciones y Mercado. El equipo consiste de un sintonizador de TV con funciones de OSD (On Screen Display), capacidad de almacenamiento y transporte de datos a través de múltiples tecnologías de telefonía celular. Cientos de unidades del equipo se encuentran en funcionamiento ininterrumpido desde el año 2004 demostrando la robustez del diseño e implementación. Responsable del desarrollo del hardware.

10 horas semanales

Desarrollo

Coordinador o Responsable

Concluido

Equipo: GÓMEZ, G. (Responsable) , BARRENECHE, O.

SECTOR EDUCACIÓN SUPERIOR/PÚBLICO - UNIVERSIDAD DE LA REPÚBLICA - URUGUAY

Facultad de Ing. - Fundación Julio Ricaldoni - UDeLaR

VÍNCULOS CON LA INSTITUCIÓN**Funcionario/Empleado (03/2007 - 02/2008)**

Coordinador del Area Ingeniería Eléctrica ,20 horas semanales

Proyecto de Unidad de Vinculación Tecnológica con el Sector Productivo (UVT)

Escalafón: No Docente

Cargo: Interino

SECTOR EMPRESAS/PRIVADO - EMPRESA PRIVADA - URUGUAY

Interfase S.A.

VÍNCULOS CON LA INSTITUCIÓN**Otro (06/1996 - 10/1997)**

Ingeniero ,20 horas semanales

Ingeniero en la empresa Interfase S.A., División Telecomunicaciones, encargado de la producción, montaje y pruebas de 5 nodos de conmutación de paquetes para URUPAC.

ACTIVIDADES**PROYECTOS DE INVESTIGACIÓN Y DESARROLLO****Producción, montaje y pruebas de 5 nodos de conmutación de paquetes para URUPAC (06/1996 - 03/1997)**

Encargado de la producción del hardware del sistema.

20 horas semanales

División Telecomunicaciones

Desarrollo

Integrante del Equipo

Concluido
Equipo: GROMPONE, J. (Responsable)

SECTOR GOBIERNO/PÚBLICO - MINISTERIO DE INDUSTRIA, ENERGÍA Y MINERÍA - URUGUAY

VÍNCULOS CON LA INSTITUCIÓN

Otro (06/1992 - 07/1992)

Consultor ,20 horas semanales
Consultor para la Unidad Asesora de Promoción Industrial del Ministerio de Industria, Energía y Minería como parte de una "Consultoría para la evaluación de la capacidad y calidad de producción de la industria electrónica profesional uruguaya".

SECTOR EMPRESAS/PÚBLICO - EMPRESA PÚBLICA - URUGUAY

Administración Nacional de Telecomunicaciones

VÍNCULOS CON LA INSTITUCIÓN

Funcionario/Empleado (02/1990 - 04/1991)

Ingeniero (clase B.08.1) ,40 horas semanales
Tareas en el área de conmutación, dentro del Proyecto de Digitalización de Montevideo; más específicamente en la interconexión de las centrales digitales con las electromecánicas. Participé en el diseño de las etapas 6-C, 7a., 8a., 9a, 10a. y 11a. en el Plan de Digitalización de la Red de Montevideo. Proyectos de ampliación de centrales electromecánicas EMD incluyendo planos de mezcla y planos Up; para todos estos trabajos se introdujeron herramientas de CAD. Realización de cálculos de enlaces entre las centrales en base a datos de tráfico, y participación en el desarrollo de un sistema de software para realizar proyecciones de tráfico y cálculo de enlaces entre centrales. El programa desarrollado siguió en uso en ANTEL durante varios años.

Funcionario/Empleado (01/1989 - 01/1990)

Estudiante de Ingeniería (clase 8A5) ,40 horas semanales

CARGA HORARIA

Carga horaria de docencia: 13 horas
Carga horaria de investigación: 15 horas
Carga horaria de formación RRHH: 5 horas
Carga horaria de extensión: 3 horas
Carga horaria de gestión: 10 horas

Producción científica/tecnológica

La electrónica es una disciplina transversal que interviene como un factor cada vez más importante en sectores productivos y en la vida cotidiana. Está presente como base en los sistemas informáticos y de telecomunicaciones, así como en los procesos de adquisición de datos, medidas, automatización industrial, etc. Si bien nuestro país no cuenta con una industria electrónica de consumo, sí tiene una larga trayectoria en lo que se ha denominado "electrónica profesional", realizando desarrollos a medida en nichos de mercado.

Mi trabajo se ha desarrollado en el área de la ingeniería electrónica en varias áreas: diseño electrónico digital con énfasis en dispositivos lógicos programables (FPGAs), desarrollo de equipamiento electrónico a medida: sistemas embebidos, bajo consumo, adquisición de datos.

Me he especializado en la utilización de FPGAs incluyendo el estudio de los dispositivos, el proceso de diseño, las herramientas utilizadas y su consumo. La elección de estos dispositivos como área de trabajo fue porque los considero que se adaptan muy bien a las necesidades de países como Uruguay donde no hay una infraestructura de servicios asociados a la industria electrónica, pero sí hay buenos recursos humanos.

Las FPGAs son circuitos integrados que contienen una gran cantidad de compuertas y registros, cuyas interconexiones pueden ser configuradas por el usuario para dar lugar a un diseño determinado. La tecnología de la lógica programable ha significado un cambio de paradigma en el

diseño electrónico: un circuito que puede modificarse vía software, ofreciendo una gran cantidad de ventajas y posibilidades.

Dentro de este tema he trabajado en varios aspectos, por un lado, el desarrollo de plataformas hardware que cuentan dispositivos programables: IIE-PCI, PGVirtex, IIE-Cyclone, cada uno de estos desarrollos logró, en su momento, marcar hitos muy importantes en la utilización de tecnologías de última generación, siendo en algunos casos los primeros desarrollos de su tipo en el país. Por otro lado he participado en el desarrollo de una gran cantidad de aplicaciones que funcionan en dispositivos lógicos programables: algoritmos en hardware, redes neuronales, algoritmos de telecomunicaciones, procesamiento de imágenes, etc. Por último, me he dedicado a estudiar el consumo en FPGAs, ya que es una barrera que no les permite aún ser utilizadas masivamente en sistemas portátiles.

Aprovechando el cambio de paradigma en la forma de diseñar dado por los circuitos programables he incorporado cambios innovadores en la enseñanza de la electrónica, desarrollando una metodología de "Laboratorios en casa", que viene siendo aplicada con éxito desde 2005.

En cuanto al desarrollo de equipamiento electrónico a medida he realizado varios diseños para aplicaciones de adquisición de datos, RFID, iluminación LED, etc. resolviendo problemas concretos con aportes originales. Muchos de estos diseños, que presentan soluciones innovadoras, de bajo costo y bajo consumo, se han transformado en productos y algunos han estado en servicio por varios años.

Como Jefe del Departamento de Electrónica (2007-2018) y como coordinador del Grupo de Electrónica Aplicada (1997-actual), he participado activamente en la definición y el desarrollo de estas líneas de trabajo, promoviendo la formación de recursos humanos en el área.

Producción bibliográfica

ARTÍCULOS PUBLICADOS

ARBITRADOS

Wireless EEG System Achieving High Throughput and Reduced Energy Consumption Through Lossless and Near-Lossless Compression (Completo, 2018) Trabajo relevante

Guillermo Dufort y Álvarez, FAVARO, FEDERICO LECUMBERRY, MARTIN, OLIVER, Juan P., OREGGIONI, RAMIREZ, Steinfeld

IEEE Transactions on Biomedical Circuits and Systems, v.: 12 1 1, p.:231 - 241, 2018

Palabras clave: low power Electroencephalography Compression algorithms Microcontrollers Wireless

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Ingeniería Biomédica

Medio de divulgación: Internet

ISSN: 19324545

DOI: [10.1109/TBCAS.2017.2779324](https://doi.org/10.1109/TBCAS.2017.2779324)

<https://ieeexplore-ieee-org.proxy.timbo.org.uy:88/document/8259226/>

Scopus® WEB OF SCIENCE™

A Low Cost System for Self Measurements of Power Consumption in FPGAs (Completo, 2017)

OLIVER, J. P., VEIRANO, F., BOUVIER, D., BOEMO, E.

Journal of Low Power Electronics, v.: 13 1, p.:1 - 9, 2017

Palabras clave: Field programmable gate arrays (FPGA) power consumption measurement energy aware design

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / FPGAs, power measurements

Medio de divulgación: Internet

Lugar de publicación: California, USA

ISSN: 15461998

DOI: <https://doi.org/10.1166/jolpe.2017.1465>

<https://www.ingentaconnect.com/content/asp/jolpe/2017/00000013/00000001/art00001>

Scopus®

Self-reconfigurable Constant Multiplier for FPGA (Completo, 2013)

HORMIGO, J., CAFFARENA, G., OLIVER, J. P., BOEMO, E.

ACM Transactions on Reconfigurable Technology and Systems (TRETS), v.: 6 3, p.:14 - 14, 2013

Palabras clave: Arithmetic operations Digital signal processing Run-time reconfiguration

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Lógica reconfigurable

Medio de divulgación: Papel

Lugar de publicación: NY, USA

ISSN: 19367406

<http://tretscse.sc.edu/>

Scopus® WEB OF SCIENCE™

Lab at Home: Hardware Kits for a Digital Design Lab (Completo, 2009) Trabajo relevante

OLIVER, J. P., HAIM, F.

IEEE Transactions on Education, v.: 52 1, p.:46 - 51, 2009

Palabras clave: kits logic design education laboratories

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de electrónica digital, educación

Medio de divulgación: Papel

Lugar de publicación: USA

ISSN: 00189359

<http://ieeexplore.ieee.org/stamp/stamp.jsp?arnumber=4569872&isnumber=4774054>

Scopus® WEB OF SCIENCE™

Prácticas de laboratorio no presencial en diseño electrónico digital (Completo, 2006)

OLIVER, J. P., HAIM, F., FERNÁNDEZ, S., RODRÍGUEZ, J., ROLANDO, P.

Alternativas. Serie: Espacio Pedagógico, v.: 11 43, p.:185 - 190, 2006

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño Digital, educación

Medio de divulgación: Papel

Lugar de publicación: San Luis, Argentina

ISSN: 03288064

http://lae.unsl.edu.ar/Ediciones/RASEP_43.htm

Latindex

PUBLICACIÓN DE TRABAJOS PRESENTADOS EN EVENTOS

A 64-channel wireless EEG recording system for wearable applications (2018)

Completo

Martín Causa, Franco La Paz, Santiago Radi, OLIVER, J. P., L. STEINFELD, JULIÁN OREGGIONI

Evento: Internacional

Descripción: 2018 IEEE 9th Latin American Symposium on Circuits & Systems (LASCAS)

Ciudad: Puerto Vallarta, Mexico

Año del evento: 2018

Anales/Proceedings: 2018 IEEE 9th Latin American Symposium on Circuits & Systems (LASCAS)

Página inicial: 1

Página final: 4

ISSN/ISBN: 2473-4667

Publicación arbitrada

Editorial: IEEE

Palabras clave: Wireless communication Electroencephalography Wireless fidelity Communication system security Frequency synchronization Power demand Graphical user interfaces

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Adquisición de señales biológicas

Medio de divulgación: Internet

DOI: [10.1109/LASCAS.2018.8399899](https://doi.org/10.1109/LASCAS.2018.8399899)

Financiación/Cooperación:

Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero, Uruguay

A low power FPGA based control unit for a neuromodulation circuit (aceptado 2019) (2018)

Completo

OLIVER, J. P. , Martínez S.

Evento: Internacional

Descripción: X SOUTHERN PROGRAMMABLE LOGIC CONFERENCE (SPL2019)

Ciudad: Buenos Aires

Año del evento: 2018

Anales/Proceedings:2019 X Southern Conference on Programmable Logic (SPL)

Publicación arbitrada

Editorial: IEEE

Palabras clave: FPGA AIMD low-power neurostimulator

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital de bajo consumo

Medio de divulgación: Internet

Trabajo aceptado para conferencia a realizarse en April 10th to 12th, 2019 Date: Fri, 7 Dec 2018 20:06:38 +0100 From: SPL2019 To: Juan Oliver Subject: SPL2019 notification for paper 13 Dear Juan Oliver, It is our great pleasure to inform you that your paper A low power FPGA based control unit for a neuromodulation circuit (ID 13) has been accepted for the X IEEE Southern Programmable Logic Conference. Congratulations!

Hardware implementation of a multi-channel EEG lossless compression algorithm (aceptado 2019) (2018)

Completo

OLIVER, J. P. , FEDERICO FAVARO

Evento: Internacional

Descripción: X SOUTHERN PROGRAMMABLE LOGIC CONFERENCE (SPL2019)

Ciudad: Buenos Aires

Año del evento: 2018

Publicación arbitrada

Editorial: IEEE

Palabras clave: FPGA data compression wireless electroencephalography

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital de bajo consumo

Medio de divulgación: Internet

Trabajo aceptado para presentación en X SOUTHERN PROGRAMMABLE LOGIC CONFERENCE, April 10th to 12th, 2019. Buenos Aires - Argentina Date: Fri, 7 Dec 2018 20:06:38 +0100 From: SPL2019 To: Juan Oliver Subject: SPL2019 notification for paper 15 Dear Juan Oliver, It is our great pleasure to inform you that your paper Hardware implementation of a multi-channel EEG lossless compression algorithm (ID 15) has been accepted for the X IEEE Southern Programmable Logic Conference. Congratulations!

Design of a low power wireless sensor network platform for monitoring in citrus production (2017)

Completo

OLIVER, J. P. , L. STEINFELD , JAVIER SCHANDY , FEDERICO FAVARO , FERNANDO SILVEIRA , Andrés ALCARRAZ

Evento: Internacional

Descripción: International Conference on Agro Big Data and Decision Support Systems in Agriculture

Ciudad: Montevideo

Año del evento: 2017

Anales/Proceedings:Proceedings of the 1st International Conference on Agro Big Data and Decision Support Systems in Agriculture

Pagina inicial: 83

Pagina final: 86

ISSN/ISBN: 978-9974-0-1514-2

Publicación arbitrada

Editorial: BigDSSAgro CYTED Network - 516RT0513

Palabras clave: Wireless sensors networks (WSN) Low-power citrus

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / IoT, sensado remoto

Medio de divulgación: Internet

Financiación/Cooperación:

INIA / Apoyo financiero, Uruguay

http://www.bigdssagro.udl.cat/sites/default/files/Proceedings_bigDSSagro2017.pdf

Wearable EEG via lossless compression (2016)

Completo

GUILLERMO DUFORT , FEDERICO FAVARO , LECUMBERRY, FEDERICO , ÁLVARO MARTÍN , OLIVER, J. P. , JULIAN OREGGIONI , IGNACIO RAMÍREZ , GADIEL SEROUSSI , STEINFELD, L.

Evento: Internacional

Descripción: 2016 IEEE 38th Annual International Conference of the Engineering in Medicine and Biology Society (EMBC)

Ciudad: Orlando, FL, USA

Año del evento: 2016

Anales/Proceedings: 2016 38th Annual International Conference of the IEEE Engineering in Medicine and Biology Society (EMBC)

Página inicial: 1995

Página final: 1998

ISSN/ISBN: 978-1-4577-022

Publicación arbitrada

Editorial: IEEE

Palabras clave: Electroencephalography Compression algorithms Power demand Microcontrollers Prediction algorithms Correlation

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Compresión de datos, electrónica embebida de bajo consumo, comunicación inalámbrica

Medio de divulgación: Internet

DOI: [10.1109/EMBC.2016.7591116](https://doi.org/10.1109/EMBC.2016.7591116)

ieeexplore.ieee.org/

En el trabajo hay participación de diferentes equipos, humanos, por un lado el desarrollo de algoritmos de compresión específicamente diseñados para EEG, y por otro el desarrollo de hardware embebido de bajo consumo incluyendo comunicaciones inalámbricas.

Power estimations vs. power measurements in Spartan-6 devices (2014)

Completo

OLIVER, J. P. , PÉREZ, J. , BOEMO, E.

Evento: Internacional

Descripción: IX Southern Conference on Programmable Logic (SPL)

Ciudad: Buenos Aires

Año del evento: 2014

Anales/Proceedings: Programmable Logic (SPL), 2014 IX Southern Conference on

Página inicial: 1

Página final: 5

ISSN/ISBN: 978-1-4799-684

Publicación arbitrada

Editorial: IEEE

Palabras clave: benchmark testing field programmable gate arrays power consumption power measurement power supplies to apparatus

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital, FPGAs, consumo

Medio de divulgación: Internet

DOI: [10.1109/SPL.2014.7002214](https://doi.org/10.1109/SPL.2014.7002214)

ieeexplore.ieee.org/

Tracking the pipelining-power rule along the FPGA technical literature (2013)

Completo

BOEMO, E., OLIVER, J. P., CAFFARENA, G.

Evento: Internacional

Descripción: FPGAworld 2013 Conference

Ciudad: Stockholm

Año del evento: 2013

Anales/Proceedings:FPGAworld 13 Proceedings of the 10th FPGAworld Conference

ISSN/ISBN: 9781450324960

Publicación arbitrada

Editorial: ACM

Ciudad: New York

Palabras clave: FPGA LUT glitches logic depth lookup table pipeline

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Consumo

Medio de divulgación: Internet

<http://doi.acm.org/10.1145/2513683.2513692>

Clock gating and clock enable for FPGA power reduction (2012)

Completo

OLIVER, J. P., CURTO, J., BOUVIER, D., RAMOS, M., BOEMO, E.

Evento: Internacional

Descripción: VIII Southern Conference on Programmable Logic (SPL)

Ciudad: Bento Gonçalves

Año del evento: 2012

Anales/Proceedings:VIII Southern Programmable Logic Conference (SPL 2012)

Página inicial: 239

Página final: 243

ISSN/ISBN: 781467301848

Publicación arbitrada

Editorial: IEEE

Palabras clave: low power power measurements clock-gating clock-enable

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Low power design

Medio de divulgación: Internet

<http://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=6211782&isnumber=6211764>

A soft-core based lab for an introductory microprocessors course (2012)

Completo

Etcheverry, L., PÉREZ, J., OLIVER, J. P.

Evento: Regional

Descripción: Technologies Applied to Electronics Teaching (TAEE), 2012

Ciudad: Vigo

Año del evento: 2012

Anales/Proceedings:Technologies Applied to Electronics Teaching (TAEE), 2012

Página inicial: 72

Página final: 76

ISSN/ISBN: 9781467324854

Publicación arbitrada

Editorial: IEEE

Palabras clave: education FPGA Microprocessors lab at home

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Education

Medio de divulgación: Internet

<http://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=6235410&isnumber=6235394>

Power estimations vs. power measurements in Cyclone III devices (2011)

Completo

OLIVER, J. P., BOEMO, E.

Evento: Internacional
Descripción: VII Southern Conference on Programmable Logic (SPL)
Ciudad: Córdoba, Argentina
Año del evento: 2011
Anales/Proceedings: Programmable Logic (SPL), 2011 VII Southern Conference on
Pagina inicial: 87
Pagina final: 90
ISSN/ISBN: 9781424488476
Publicación arbitrada
Editorial: IEEE
Palabras clave: FPGA low power power measurements
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería Eléctrica y Electrónica / Low power design
Medio de divulgación: Internet
<http://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=5782630&isnumber=5782103>

Desarrollo de un equipo para grabar los sonidos de los bovinos a la intemperie (2011)

Completo
REYES, S. , OLIVERA, V. , SAN ROMÁN, M. C. , OLIVER, J. P.

Evento: Regional
Descripción: Congreso Argentino de Sistemas Embebidos
Ciudad: Buenos Aires
Año del evento: 2011
Anales/Proceedings: CASE 2011, Libro de Trabajos, Congreso Argentino de Sistemas Embebidos
Pagina inicial: 79
Pagina final: 84
ISSN/ISBN: 9789879374696
Publicación arbitrada
Palabras clave: SBC Linux embebido
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería Eléctrica y Electrónica / Adquisición y procesamiento de datos
Medio de divulgación: Internet
<http://www.sase.com.ar/2011/case/case-2011-trabajos-presentados/>

Desarrollo de una cámara remotapara registro de fauna en base a una computadora XO del Plan Ceibal (2010)

Resumen
COSSE, M. , FALQUÉS, S. , MANISSE, N. , MARTÍNEZ, P. , POLONI, M. , HAIM, F. , OLIVER, J. P.

Evento: Nacional
Descripción: XIII Jornadas de la Sociedad Uruguaya de Biociencias
Ciudad: Piriapolis
Año del evento: 2010
Palabras clave: Adquisición de datos
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería Eléctrica y Electrónica / Adquisición de datos
Medio de divulgación: Internet
http://sub2010.programacientifico.info/programa/buscar.php?id_tl=117

Reconfigurable architecture for binary images invariant moment extraction (2009)

Completo
JORGE, G.H.R. , RODA, V.O. , OLIVER, J. P. , PÉREZ, J. , FERNÁNDEZ, S.

Evento: Internacional
Descripción: 5th Southern Conference on Programmable Logic, 2009. SPL.
Ciudad: Sao Carlos, Brasil
Año del evento: 2009
Anales/Proceedings: Proceedings 2009 5th Southern Conference on Programmable Logic
Pagina inicial: 189
Pagina final: 192

Publicación arbitrada

Palabras clave: reconfigurable logic, image processing

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital, Lógica reconfigurable, Procesamiento de imágenes

Medio de divulgación: Internet

<http://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=4914924&isnumber=4914882>

Ambiente de Desarrollo para el Diseño de Coprocesadores en Arquitectura Sparc V8-LEON2 (2009)

Completo

ETCHEVERRY, L. , PÉREZ, J. , OLIVER, J. P.

Evento: Regional

Descripción: Jornadas de Computación Reconfigurable y Aplicaciones (JCRA09)

Ciudad: Alcalá de Henares

Año del evento: 2009

Anales/Proceedings: Actas de las IX jornadas de computación reconfigurable y aplicaciones

Página inicial: 153

Página final: 162

ISSN/ISBN: 9788481388329

Publicación arbitrada

Editorial: Universidad de Alcalá

Ciudad: Alcalá de Henares

Palabras clave: FPGA Coprocesadores

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño Digital

Medio de divulgación: Papel

<http://jraconf.org/JCRA2009/>

Diseño de Placas con Lógica Programable como Experiencia Educativa en Cursos de Grado (2009)

Completo

FERNÁNDEZ, S. , BERGERET, A. , CIGANDA, L. , OLIVER, J. P.

Evento: Regional

Descripción: Jornadas de Computación Reconfigurable y Aplicaciones (JCRA09)

Ciudad: Alcalá de Henares

Año del evento: 2009

Anales/Proceedings: Actas de las IX jornadas de computación reconfigurable y aplicaciones

Página inicial: 283

Página final: 292

ISSN/ISBN: 9788481388329

Publicación arbitrada

Editorial: Universidad de Alcalá

Ciudad: Alcalá de Henares

Palabras clave: FPGA

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño Digital, educación

Medio de divulgación: Papel

<http://jraconf.org/JCRA2009/>

Desarrollo de un Adquisidor Remoto (2008)

Completo

OLIVER, J. P. , ANTONIELLO, N. , BLANCO, F. , MASSAFERRO, P. , TORTEROLO, S.

Evento: Internacional

Descripción: 7º Encuentro de especialistas en Energía, Potencia, Instrumentación y Medidas

Ciudad: Montevideo

Año del evento: 2008

Publicación arbitrada

Palabras clave: Adquisición de datos

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Adquisición de datos, medidas

Medio de divulgación: Internet

<http://iie.fing.edu.uy/epim2008/>

Laboratorio de homologación de equipos de identificación animal por radio frecuencia (2008)

Completo

OLIVER, J. P. , QUAGLIOTTI, A. , ROLANDO, P.

Evento: Nacional

Descripción: 7º Encuentro de especialistas en Energía, Potencia, Instrumentación y Medidas

Ciudad: Montevideo

Año del evento: 2008

Publicación arbitrada

Palabras clave: Medidas RFID

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / RFID, medidas

Medio de divulgación: Internet

<http://iie.fing.edu.uy/epim2008/>

Laboratorios en casa: una nueva alternativa para cursos masivos de diseño electrónico digital (2008)

Completo

OLIVER, J. P. , HAIM, F. , FERNÁNDEZ, S. , RODRÍGUEZ, J. , CIGANDA, L. , ROLANDO, P.

Evento: Nacional

Descripción: Segundo Foro de Innovaciones Educativas y Primer Encuentro Sobre Tic's y Educación

Ciudad: Montevideo

Año del evento: 2008

Anales/Proceedings: Segundo Foro de Innovaciones Educativas y Primer Encuentro Sobre Tic's y Educación, CSE

Página inicial: 294

Página final: 310

Editorial: Comisión Sectorial de Enseñanza, Universidad de la República

Ciudad: Montevideo

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital, Educación

Medio de divulgación: Papel

Laboratory at Home: Actual Circuit Design and Testing Experiences in Massive Digital Design Courses (2006)

Completo

HAIM, F. , FERNÁNDEZ, S. , RODRÍGUEZ, J. , CIGANDA, L. , ROLANDO, P. , OLIVER, J. P.

Evento: Internacional

Descripción: International Conference on Engineering Education (ICEE2006)

Ciudad: San Juan, Puerto Rico

Año del evento: 2006

Publicación arbitrada

Palabras clave: Educación Diseño digital Laboratorios kits

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Educación, Enseñanza de la Electrónica

Medio de divulgación: Internet

<http://fie.engrng.pitt.edu/icee2006/sessions/R1D.htm>

Desarrollo de un equipo de medición de audiencia televisiva (2006)

Completo

GÓMEZ, G. , OLIVER, J. P. , BARRENECHE, O.

Evento: Regional

Descripción: I Congreso Regional de Telecomunicaciones MVD Telecom

Ciudad: Montevideo
Año del evento: 2006
Publicación arbitrada
Palabras clave: Adquisición de datos Diseño Electrónico Telecomunicaciones Televisión
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería Eléctrica y Electrónica / Adquisición de datos, telecomunicaciones, televisión
Medio de divulgación: Internet
<http://telcom2006.fing.edu.uy/trabajos.php>

Desarrollo de Plataformas Reconfigurables con Interfaz PCI como proyecto de grado

(2006) Trabajo relevante

Completo
OLIVER, J. P. , FERNÁNDEZ, S.

Evento: Internacional
Descripción: SPL2006 - II Southern Conference on Programmable Logic
Ciudad: Mar del Plata
Año del evento: 2006
Anales/Proceedings: FPGA BASED SYSTEMS
Página inicial: 215
Página final: 222
ISSN/ISBN: 84-609-8998-4
Publicación arbitrada
Palabras clave: Lógica programable Educación Lógica Reconfigurable Interfaz PCI
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería Eléctrica y Electrónica / Diseño de electrónica digital
Medio de divulgación: Papel
<http://www.splconf.org/spl06/index.html>
Este trabajo fue seleccionado entre los mejores trabajos del congreso obteniendo una mención especial, siendo el premio una placa de desarrollo Digilent Spartan 3.

Laboratorios en casa: Una Nueva Alternativa Para Cursos Masivos de Diseño Lógico Digital (2006)

Completo
OLIVER, J. P. , HAIM, F. , FERNÁNDEZ, S. , RODRÍGUEZ, J. , CIGANDA, L. , ROLANDO, P.

Evento: Internacional
Descripción: Tecnologías Aplicadas a la Enseñanza de la Electrónica, TAEE 2006
Ciudad: Madrid
Año del evento: 2006
Anales/Proceedings: Resúmenes de las actas del VII Congreso de Tecnologías Aplicadas a la Enseñanza de la Electrónica
Página inicial: 27
Página final: 28
ISSN/ISBN: 84-689-9590-8
Publicación arbitrada
Palabras clave: Educación Diseño digital Laboratorios kits
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería Eléctrica y Electrónica / Educación, Enseñanza de la Electrónica
Medio de divulgación: CD-Rom
<http://www.euitt.upm.es/taee06/>

Hardware Lab at Home Possible with Ultra Low Cost Boards (2005) Trabajo relevante

Completo
OLIVER, J. P. , HAIM, F. , FERNÁNDEZ, S. , RODRÍGUEZ, J. , ROLANDO, P.

Evento: Internacional
Descripción: 2005 IEEE International Conference on Microelectronic Systems Education
Ciudad: Anaheim, California
Año del evento: 2005
Anales/Proceedings: Proceedings 2005 IEEE International Conference on Microelectronic Systems Education

Página inicial: 19
Página final: 20
ISSN/ISBN: 0-7695-2374-9
Publicación arbitrada
Editorial: IEEE Computer Society Press
Ciudad: Los Alamitos, California
Palabras clave: Educación Laboratorios Diseño Lógico
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de electrónica digital, educación
Medio de divulgación: Papel
<http://www.mseconference.org/>
Este trabajo obtuvo Mención Honorable dentro de los mejores trabajos del MSE2005
http://www.mseconference.org/mse05_winning_posters.html

Prácticas de Laboratorio no Presencial en Diseño Electrónico Digital (2004)

Completo
OLIVER, J. P. , HAIM, F. , FERNÁNDEZ, S. , RODRÍGUEZ, J. , ROLANDO, P.

Evento: Regional
Descripción: II Congreso de Enseñanza en Facultad de Ingeniería
Ciudad: Montevideo
Año del evento: 2004
Anales/Proceedings: Actas del II Congreso de Enseñanza en Facultad de Ingeniería
Palabras clave: Educación Laboratorios Diseño electrónico digital
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de electrónica digital, educación
Medio de divulgación: Papel
http://www.fing.edu.uy/uni_ens/congreso/index.htm

Utilización de FPGAs como aceleradores de cálculo (2001)

Completo
OLIVER, J. P. , PÉREZ, J.

Evento: Internacional
Descripción: VII Workshop Iberchip, IWS2001
Ciudad: Montevideo
Año del evento: 2001
Anales/Proceedings: VII WorkShop de IBERCHIP Proceedings
Publicación arbitrada
Palabras clave: Lógica programable Diseño digital
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de electrónica digital, lógica programable
Medio de divulgación: CD-Rom
http://www.iberchip.org/VII/cdnav/cd_inic.htm

Síntesis Hardware de Redes ALN para Aplicaciones en Control (1999)

Completo
OLIVER, J. P. , A. FONSECA DE OLIVEIRA, PÉREZ, J. , CANETTI, R. M.

Evento: Regional
Descripción: VIII Reunión de Trabajo en Procesamiento de la Información y Control
Ciudad: Mar del Plata
Año del evento: 1999
Anales/Proceedings: ANALES REUNION DE TRABAJO EN PROCESAMIENTO DE LA INFORMACION Y CONTROL
Publicación arbitrada
Editorial: FAC.DE ING.-U.N.MAR DEL PLATA
Ciudad: Mar del Plata
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Control Automático y Robótica / Redes Neuronales, Electrónica Digital, Control

Medio de divulgación: Papel

Analizador Lógico de 100MHz utilizando FPGA (1998)

Completo

DE OLIVEIRA MADEIRA, O., EIREA, G., OLIVER, J. P., PÉREZ, J.

Evento: Internacional

Descripción: IV Workshop IBERCHIP , IWS1998

Ciudad: Mar del Plata, Argentina

Año del evento: 1998

Anales/Proceedings: VII WorkShop de IBERCHIP Proceedings

Publicación arbitrada

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Lógica programable

Medio de divulgación: Papel

Implementation of adaptive logic networks on an FPGA board (1998) Trabajo relevante

Completo

OLIVER, J. P., A. FONSECA DE OLIVEIRA, PÉREZ, J., DE LA VEGA, R. J., CANETTI, R. M.

Evento: Internacional

Descripción: Configurable Computing: Technology and Applications

Ciudad: Boston, MA, USA

Año del evento: 1998

Anales/Proceedings: Proceedings of SPIE

Volumen: 3526

Página inicial: 264

Página final: 273

ISSN/ISBN: 0277-786X

Publicación arbitrada

Editorial: SPIE-The International Society for Optical Engineering

Ciudad: Bellingham, Washington, USA

Palabras clave: FPGA reconfigurable hardware artificial neural network Adaptive Logical Networks (ALN)

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Lógica reconfigurable, Artificial Neural Networks

Medio de divulgación: Papel

<http://link.aip.org/link/?PSI/3526/264/1>

Diseño Hardware en Uruguay: Una alternativa económica y técnicamente viable (1997)

Completo

PÉREZ, J., OLIVER, J. P., SILVEIRA, F.

Evento: Nacional

Descripción: 1er congreso uruguayo de informática

Año del evento: 1997

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Electrónica

Medio de divulgación: Otros

SIMENERG: The design of autonomous systems (1996)

Completo

BRIOZZO, C., CASARAVILLA, G., CHAER, R., OLIVER, J. P.

Evento: Internacional

Descripción: World Renewable Energy Congress

Ciudad: Denver, USA

Año del evento: 1996

Publicación arbitrada

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Tools for design and evaluation of photovoltaic installations (1995)

Completo

CASARAVILLA, G. , CHAER, R. , OLIVER, J. P.

Evento: Internacional

Descripción: III Congreso Internacional Energía, Ambiente e Innovación Tecnológica

Ciudad: Caracas, Venezuela

Año del evento: 1995

Publicación arbitrada

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Energías Renovables

Adquisidor de bajo consumo para seguimiento de sistemas autónomos. Experiencia de su instalación en una escuela rural (1994)

Completo

CASARAVILLA, G. , LUJÁN, J. H. , NORMEY, R. , OLIVER, J. P.

Evento: Regional

Descripción: 17 Reunión de trabajo de la Asociación Argentina de Energía Solar (ASADES)

Ciudad: Rosario, Argentina

Año del evento: 1994

Publicación arbitrada

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Energías Renovables

Medio de divulgación: Papel

Diseño y Construcción de un Registrador de Velocidad y Dirección de Viento Para la Evaluación del Potencial Eólico (1993)

Completo

OLIVER, J. P.

Evento: Regional

Descripción: XIV Jornadas en Ingeniería Eléctrica y Electrónica, JIEE

Ciudad: Quito, Ecuador

Año del evento: 1993

Anales/Proceedings: Anales de las Jornadas en Ingeniería Eléctrica y Electrónica

Volumen: 14

Página inicial: 54

Página final: 58

Publicación arbitrada

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño electrónico, Energías Renovables

Medio de divulgación: Papel

Registrador de Perturbaciones Para la Red Eléctrica (1991)

Completo

LUJÁN, J. H. , MAZZARA, P. , OLIVER, J. P. , SILVEIRA, F.

Evento: Nacional

Descripción: II Encuentro de Especialistas en Potencia Instrumentación y Medidas, IEEE Uruguay

Ciudad: Montevideo, Uruguay

Año del evento: 1991

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Medidas, adquisición de datos

Medio de divulgación: Papel

PRODUCTOS

HTerm 3.0 (2017)

Software, Obra

OLIVER, J. P. , F.VEIRANO , Pablo Pérez-Nicoli , PICCIÓN SÁNCHEZ Alicia Mabel , M. CAMACHO , Daniel SOSA IBARRA

Esta aplicación permite estudiar el riesgo de ocurrencia de condensación en edificios. El programa HTerm se utiliza para la evaluación higrotérmica de cerramientos opacos. El programa calcula el riesgo de ocurrencia de condensaciones superficiales e inte

País: Uruguay

Disponibilidad: Irrestringida

Producto con aplicación productiva o social: El programa puede descargarse en forma gratuita desde la página del MIEM. Es utilizado por arquitectos, técnicos, empresas constructoras para evaluar el riesgo de ocurrencia de condensación en edificios. Este estudio se exige en forma obligatoria para cie

Institución financiadora: Ministerio de Industria, Energía y Minería a través del Fideicomiso Uruguayo de Ahorro y Eficiencia Energética (Fudae).

Patente o Registro:

Derecho de autor

37 - 530, HTerm 3.0

Depósito: 30/07/2018; Examen: 30/07/2018; Concesión: 30/07/2018

Patente nacional: NO

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Medio de divulgación: Internet

<http://www.eficienciaenergetica.gub.uy/novedades/->

[/asset_publisher/JXsLLcWlfNTX/content/miem-pone-a](http://www.eficienciaenergetica.gub.uy/novedades/-/asset_publisher/JXsLLcWlfNTX/content/miem-pone-a)

USB-Reset (2012)

Proyecto, Aparato

OLIVER, J. P. , CURTO, J. , BOUVIER, D.

Dispositivo USB capaz de controlar la alimentación de otro puerto USB

País: Uruguay

Disponibilidad: Restringida

Producto con aplicación productiva o social: Se produjeron 2000 unidades. Fue incluido en medidores de audiencia televisiva exportados a Argentina

Institución financiadora: Mediciones y Mercado

Palabras clave: Dispositivo USB

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas embebidos

Medio de divulgación: Papel

Diseño y desarrollo del dispositivo. Pruebas en campo. Gestión de la producción de 2000 unidades en China, incluyendo selección del proveedor, negociación con el mismo y control de calidad del producto final.

Lector de caravanas de ganado de bajo costo para Plan Ceibal (2011)

Proyecto, Equipo

OLIVER, J. P. , CURTO, J. , BOUVIER, D.

Lector de caravanas de ganado para trazabilidad animal de muy bajo costo.

País: Uruguay

Disponibilidad: Restringida

Institución financiadora: Plan Ceibal

Palabras clave: RFID trazabilidad animal sistemas embebidos

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas embebidos, RFID

Medio de divulgación: Papel

Desarrollo de la electrónica del lector. Fabricación de prototipo. Producción de 50 unidades.

ADQ-VX - Adquisidor de datos remoto (2010)

Otro, Equipo

OLIVER, J. P. , TORTEROLO, S. , ANTONIELLO, N. , BLANCO, F. , MASSAFERRO, P.

Adaptación y posterior transferencia tecnológica al sector privado de un desarrollo hecho en el ámbito académico

País: Uruguay

Disponibilidad: Restricta

Producto con aplicación productiva o social: El equipo fue licenciado a la empresa Bitonbit para su producción y comercialización. Actualmente hay 3 equipos instalados.

Institución financiadora: Universidad de la República y Fundación Julio Ricaldoni

Palabras clave: Adquisición remota de datos

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Adquisición remota de datos

Medio de divulgación: Otros

La empresa Bitonbit ganó una licitación que implica la venta de 7 equipos.

Equipo para homologación de caravanas y lectores de identificación animal por radiofrecuencia

(2008) Trabajo relevante

Proyecto, Instrumento

OLIVER, J. P. , ROLANDO, P. , QUAGLIOTTI, A.

Equipo para homologación de caravanas y lectores de identificación animal por radiofrecuencia

País: Uruguay

Disponibilidad: Restricta

Producto con aplicación productiva o social: Utilizado por el LATU para realizar ensayos de homologación

Institución financiadora: LATU

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Medidas, RFID

Medio de divulgación: Otros

Medidor de audiencia televisiva - Telemeter (2003)

Prototipo, Aparato

OLIVER, J. P. , GÓMEZ, G. , BARRENECHE, O.

Equipo electrónico diseñado específicamente para realizar mediciones de audiencia televisivas

País: Uruguay

Disponibilidad: Restricta

Producto con aplicación productiva o social: Mediciones de audiencia televisiva realizadas por la empresa Mediciones & Mercados

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Telecomunicaciones, adquisición de datos

Medio de divulgación: Papel

Herramienta de cálculo de enlaces entre centrales telefónicas basada en medidas de tráfico (1990)

Software, Otra

OLIVER, J. P. , PÉREZ, J. , GÓMEZ, G.

Software de cálculo de enlaces entre centrales telefónicas basada en medidas de tráfico

País: Uruguay

Disponibilidad: Restricta

Producto con aplicación productiva o social: Utilizado en ANTEL para el dimensionamiento de enlaces entre centrales telefónicas

Institución financiadora: ANTEL

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Telecomunicaciones /

Medio de divulgación: Otros

PROCESOS

Laboratorio en casa (Lab at home) (2005)

Técnica Pedagógica

OLIVER, J. P. , FERNÁNDEZ, S. , HAIM, F. , RODRÍGUEZ, J. , ROLANDO, P. , CIGANDA, L.

Metodología de enseñanza que permite realizar laboratorios de electrónica digital en la casa de los estudiantes

País: Uruguay

Disponibilidad: Restringida

Proceso con aplicación productiva o social: Se utiliza desde 2005 en el curso de Diseño Lógico

Institución financiadora: Comisión Sectorial de Enseñanza, Universidad de la República

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Educación

Medio de divulgación: Papel

TRABAJOS TÉCNICOS

Certificación de equipos de adquisición de datos para identificación animal - Recomendaciones elaboradas en el marco del acuerdo Latu-IIE (2007)

Informe o Pericia técnica

ACUÑA, J. , CANETTI, R. M. , EIREA, G. , MAZZARA, P. , OLIVER, J. P. , PERRET, G.

Recomendaciones sobre las normas a aplicar a los equipos del sistema de trazabilidad ganadera

País: Uruguay

Idioma: Español

Ciudad: Montevideo

Número de páginas: 17

Duración: 4 meses

Institución financiadora: LATU

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas de identificación animal por radio frecuencia

Medio de divulgación: Papel

El presente informe sirvió para establecer la normativa nacional vigente para el sistema de identificación y registro animal (SIRA) de Uruguay

Relevamiento de la planta de la Fábrica Austral de Productos Electrónicos S.A., Río Grande, Tierra del Fuego, Argentina (2005)

Informe o Pericia técnica

OLIVER, J. P.

A solicitud de FAPESA Uruguay se realiza una visita y una descripción de los procesos industriales realizados en la planta de Tierra del Fuego de FAPESA Argentina

País: Uruguay

Idioma: Español

Ciudad: Montevideo

Disponibilidad: Restringida

Número de páginas: 7

Duración: 2 meses

Institución financiadora: FAPESA Uruguay

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica Industrial

Medio de divulgación: Papel

NICRON (Fault-Tolerant System Design and Verification for Safety-Critical Applications Built from Advanced Integrated Circuits) (2004)

Elaboración de proyecto

VELAZCO, R. , OLIVER, J. P.

Programa ALFA de la Unión Europea

País: Francia

Idioma: Inglés

Ciudad: Brussels, Belgium

Número de páginas: 92

Duración: 1 mes

Institución financiadora: European Union, European Commission, Programme ALFA

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas tolerantes a fallas, test, radiación

Medio de divulgación: Papel

<http://tima.imag.fr/qlf/alfa-nicron/>

Coautor del proyecto elaborado en octubre de 2004 en Grenoble junto a Raoul Velazco. El proyecto fue aprobado y financiado.

Otras Producciones

ORGANIZACIÓN DE EVENTOS

11th Latin-American TestWorkshop (2010)

VELAZCO, R. , FERNÁNDEZ, S. , OLIVER, J. P.

Congreso

Lugar: Uruguay ,Hotel Barradas Punta del Este

Idioma: Inglés

Medio divulgación: CD-Rom

Web: <http://tima.imag.fr/conferences/latw2010/>

Duración: 1 semanas

Evento itinerante: SI

Catálogo: SI

Institución Promotora/Financiadora: IEEE, TTTC, TIMA, ANII, Universidad de la República

Palabras clave: Test

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Testing, Fault tolerance

Evaluaciones

EVALUACIÓN DE PROYECTOS

EVALUACIÓN INDEPENDIENTE DE PROYECTOS

STIC-AmSud (2018)

Francia

Cantidad: Menos de 5

Fondo María Viñas - EVALUACIÓN DE INFORME FINAL PROYECTOS I+D (2016)

Uruguay

ANII

Cantidad: Menos de 5

STIC AMSud Program (2015)

Francia

Cantidad: Menos de 5

Fondo Argentino Sectorial (FONARSEC) Empretecno (2013 / 2013)

Argentina

Fondo Argentino Sectorial (FONARSEC) Empretecno

Cantidad: Menos de 5

Comisión Sectorial de Extensión y Actividades en el Medio (CSEAM), Universidad de la República (2008 / 2008)

Uruguay

Comisión Sectorial de Extensión y Actividades en el Medio (CSEAM), Universidad de la República

Cantidad: Menos de 5

Integrante de la Comisión Asesora que evaluó los proyectos a creación y consolidación de Unidades de Extensión.

Dirección de Innovación, Ciencia y Tecnología, Ministerio de Educación y Cultura (2006 / 2007)

Uruguay

Dirección de Innovación, Ciencia y Tecnología, Ministerio de Educación y Cultura

Cantidad: Mas de 20

Miembro del Comité de Selección del Programa Jóvenes Investigadores en el Sector Productivo,

Dirección de Innovación, Ciencia y Tecnología, Ministerio de Educación y Cultura

Fondo de Extensión, Facultad de Ingeniería, Universidad de la República (2003 / 2008)

Uruguay

Fondo de Extensión, Facultad de Ingeniería, Universidad de la República

Cantidad: Mas de 20

Evaluador de proyectos presentados al Fondo de Extensión de la Facultad de Ingeniería, Universidad de la República, desde su creación en el año 2003 hasta la actualidad. El llamado es anual.

EVALUACIÓN DE PUBLICACIONES

REVISIONES

Walailak Journal of Science and Technology (WJST) (2015)

Tipo de publicación: Revista

Cantidad: Menos de 5

IEEE Transactions on Education (2007 / 2012)

Tipo de publicación: Revista

Cantidad: Menos de 5

EVALUACIÓN DE EVENTOS Y CONGRESOS

CAMTA 2016, 10th Argentine Conference of Micro-Nanoelectronics, Technology and Applications (2016)

Comité programa congreso

Argentina

XI Congreso en Tecnología, Aprendizaje y Enseñanza de la Electrónica (2014)

Comité programa congreso

España

Arbitrado

2014 IEEE International Instrumentation and Measurement Technology Conference (2014)

Comité programa congreso

Uruguay

Arbitrado

IEEE

IEEE Latin American Symposium on Circuits and Systems (2014 / 2018)

Comité programa congreso

Arbitrado

IEEE

UEA2013 IV Congreso de Microelectrónica Aplicada (2013)

Argentina

UEA2012 III Congreso de Microelectrónica Aplicada (2012)

Argentina

TAAE Congreso de Tecnologías Aplicadas a la Enseñanza de la Electrónica (2008 / 2018)

Comité programa congreso
España
Arbitrado

Southern Programmable Logic Conference (2005 / 2018)

Comité programa congreso
Argentina
Arbitrado

IEEE

IBERCHIP (2004 / 2012)

Comité programa congreso
Arbitrado

5o Encuentro de Potencia, Instrumentación y Medidas, IEEE Uruguay (1999)

Uruguay

Jurado en el I Certamen Iberoamericano de Tecnologías Aplicadas a la Enseñanza de la Electrónica, CITA98. (1998)

España

III Congreso Argentino de Ciencias de la Computación, CACIC97 (1997)

Argentina

EVALUACIÓN DE CONVOCATORIAS CONCURSABLES

Proyecto de Internacionalización de la Especialización Productiva (PIEP) (2017)

Comité evaluador
Uruguay
Cantidad: De 5 a 20
MIEM - FOCEM

Proyecto de Internacionalización de la Especialización Productiva (PIEP) (2016)

Comité evaluador
Uruguay
Cantidad: De 5 a 20
MIEM - FOCEM

Primera Convocatoria de Incubación de Proyectos de Electrónica (2016)

Comité evaluador
Uruguay
Cantidad: De 5 a 20
LATU, MIEM, ANTEL

Proyecto de Internacionalización de la Especialización Productiva (PIEP) (2015)

Comité evaluador
Uruguay
Cantidad: De 5 a 20

MIEM-FOCEM

Fondo María Viñas (2015)

Comité evaluador
Uruguay
Cantidad: De 5 a 20
ANII
Integrante de la CTA Tecnológica

Proyectos de Apoyo a Prototipos de Potencial Innovador - 2014 (2014)

Evaluación independiente
Uruguay
Cantidad: Menos de 5
ANII

Fondo María Viñas (2012 / 2012)

Uruguay
Cantidad: Mas de 20
ANII
Miembro de la CTA Ingeniería

Proyectos de Vinculación Universidad - Sociedad y Producción Modalidad 2 (2012 / 2016)

Comité evaluador
Uruguay
Cantidad: De 5 a 20
CSIC UDELAR
Integrante de la Subcomisión del Programa de Vinculación Universidad - Sociedad y Producción

Fondo María Viñas (2010 / 2010)

Uruguay
Cantidad: Menos de 5
ANII - Agencia Nacional de Investigación e Innovación
Miembro de la Comisión Técnica del Area Ingeniería

JURADO DE TESIS

Maestría en Ingeniería Eléctrica (2013)

Jurado de mesa de evaluación de tesis
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR
, Uruguay

Ingeniería Eléctrica (1996 / 2016)

Jurado de mesa de evaluación de tesis
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR
, Uruguay

Formación de RRHH

TUTORÍAS CONCLUIDAS

POSGRADO

Diseño e implementaci3n de la unidad de control de un neuromodulador implantable basado en FPGA (2018)

Tesis de maestria
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR
, Uruguay
Tipo de orientación: Tutor único o principal
Nombre del orientado: Santiago Martínez
País/Idioma: Uruguay, Español
Web: <https://iie.fing.edu.uy/publicaciones/2018/Mar18/>
Palabras Clave: Diseño digital Bajo consumo FPGAs dispositivos médicos implantables

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño digital de bajo consumo con FPGAs

Tecnología led en luminarias viales (2013)

Tesis de maestría

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Programa: Maestría en Ingeniería (Ingeniería Eléctrica)

Tipo de orientación: Tutor único o principal

Nombre del orientado: Sebastián Fernández Camacho

Medio de divulgación: Internet

País/Idioma: Uruguay, Español

Web: <https://iie.fing.edu.uy/publicaciones/2015/Fer15/Fer15.pdf>

Palabras Clave: LED Iluminación vial

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Iluminación LED

Becario ANII: POS_NAC_2012_1_9373

GRADO

Técnicas de Low-Power Design en FPGAs (2015)

Tesis/Monografía de grado

Sector Extranjero/Internacional/Otros / Institución Extranjera / Universidad Autónoma de Madrid , Uruguay

Programa: Ingeniería de Telecomunicación

Tipo de orientación: Tutor único o principal

Nombre del orientado: Unai Montero Arratibel

Medio de divulgación: Internet

País/Idioma: Uruguay, Español

Web: <https://repositorio.uam.es/handle/10486/669576>

Palabras Clave: FPGA low power

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / FPGAs, diseño digital, bajo consumo

Wireless Qi Charger (2015)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Programa: Ingeniería Eléctrica

Tipo de orientación: Tutor único o principal

Nombre del orientado: Nicolás Alves, Carlos Anza, Rodrigo Espiga

Medio de divulgación: Internet

País/Idioma: Uruguay, Español

Web: <https://www.colibri.udelar.edu.uy/handle/123456789/5234?mode=full>

Palabras Clave: transmisión inalámbrica de energía telefonía celular

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño digital, transmisión inalámbrica de energía, equipo de comunicaciones

MONCEL Transmisión de una variable fisiológica desde un dispositivo pasivo subcutáneo al celular (2014)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Programa: Ingeniería Eléctrica

Tipo de orientación: Asesor/Orientador

Nombre del orientado: Ramiro Barrón, Andrea Cukerman, Juan Martín Ortega

Medio de divulgación: Papel

País/Idioma: Uruguay, Español

Palabras Clave: Adquisición de datos registro de variables fisiológicas comunicación inalámbrica

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Ingeniería Biomédica

Técnicas de low-power design en FPGAs (2013)

Tesis/Monografía de grado

Sector Extranjero/Internacional/Otros / Universidad Autónoma de Madrid, España

Programa: Ingeniería de Telecomunicación

Tipo de orientación: Asesor/Orientador

Nombre del orientado: Godoy Garcés Mencía

Medio de divulgación: Internet

País/Idioma: España, Español

Web: <http://arantxa.ii.uam.es/~jms/pfcsteleco/lecturas/20130920GodoyGarcesMencia.pdf>

Palabras Clave: FPGA Bajo consumo

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / bajo consumo

Diseño de bajo consumo en FPGAs (2012)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR, Uruguay

Programa: Ingeniería Eléctrica

Nombre del orientado: Libertad Nogueira, Marcelo Rodríguez, Gastón Barreto

Medio de divulgación: Papel

País/Idioma: Uruguay, Español

Palabras Clave: Bajo consumo FPGAs

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / bajo consumo

Desarrollo de una cámara remota para el registro de la fauna silvestre utilizando una computadora x0 del plan ceibal (2011)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR, Uruguay

Programa: Ingeniería Eléctrica

Nombre del orientado: Sebastián Falqués, Paula Martínez, Matías Poloni

Medio de divulgación: Papel

País/Idioma: Uruguay, Español

Palabras Clave: Adquisición de imágenes

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas embebidos

Recarga Fácil por Radio Frecuencia RF2 (2011)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR, Uruguay

Programa: Ingeniería Eléctrica

Nombre del orientado: Daniel Aicardi, Melina Rabinovich, Edgardo Vaz

Medio de divulgación: Papel

País/Idioma: Uruguay, Español

Palabras Clave: RFID

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas embebidos

AS10 Autosampler (2011)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR, Uruguay

Programa: Ingeniería Eléctrica

Nombre del orientado: Juan P. Cassou, Marcelo Delgado, Ibero Fomichov
Medio de divulgación: Papel
País/Idioma: Uruguay, Español
Palabras Clave: autosampler
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas embebidos

MOSOBO - Monitoreo del sonido bovino (2010)

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay
Programa: Ingeniería Eléctrica
Nombre del orientado: Valeria Olivera, Santiago Reyes, Cecilia San Román
Medio de divulgación: Papel
País/Idioma: Uruguay, Español
Palabras Clave: Adquisición de datos procesamiento de audio
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Adquisición de datos
MOSOBO es un dispositivo capaz de grabar y almacenar el sonido que emiten los bovinos durante la masticación e ingesta de forraje; esto permite detectar en forma automática las actividades realizadas por el animal: pastoreo, rumia o descanso.

Medidor Electrónico de la Corrosión en Estructuras de Hormigón Armado MECEHA (2009)

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay
Programa: Ingeniería Eléctrica
Nombre del orientado: Alberto Arce, Fernando Bagalciague y Federico Davoine
Medio de divulgación: Papel
País/Idioma: Uruguay, Español
Palabras Clave: corrosión adquisición de datos
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Adquisición de datos
MECEHA es un equipo electrónico portátil, controlado por el respectivo software, que permite al ordenador vía interfase USB, registrar las siguientes magnitudes en estructuras de hormigón armado: · velocidad y potencial de corrosión de las armaduras, · resistividad eléctrica del hormigón.

Proyecto de fin de carrera: Diseño de un adquisidor de datos remoto ADQ-VX (2008)

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay
Programa: Ingeniería Eléctrica
Nombre del orientado: Blanco, Massaferrero, Torterolo
Medio de divulgación: Papel
País/Idioma: Uruguay, Español
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Medidas, adquisición de datos, diseño electrónico
Tutoría realizada en conjunto con Nicolás Antoniello Resumen: Este proyecto consistió en el diseño y la implementación de un adquisidor de datos remoto y multipropósito. Surgió a partir de la necesidad del IMFIA (Instituto de Mecánica de los Fluidos e Ingeniería Ambiental, Facultad de Ingeniería) de tener un adquisidor de acceso remoto para la medición de velocidad y dirección del viento. El adquisidor fue diseñado para ser instalado en lugares de difícil acceso. Debía cumplir con las siguientes características: bajo consumo, acceso a los datos en forma remota, gestión y configuración remota, envío de alarmas, protecciones contra descargas atmosféricas y protecciones contra filtraciones de agua y polvo. El adquisidor utiliza la red de telefonía celular para el envío de datos y alarmas, y la gestión remota a través de un módem GSM/GPRS. Posee una computadora embebida con sistema operativo Linux y varias entradas y salidas en diferentes estándares. Esto brinda una flexibilidad que permite usar el dispositivo para varias aplicaciones.

Proyecto de fin de carrera: Placa IIE-Cyclone (2007)

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay
Programa: Ingeniería Eléctrica
Nombre del orientado: Bergeret, Colombo, Di Maio
Medio de divulgación: Papel
País/Idioma: Uruguay, Español
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital, lógica programable
Resumen: El proyecto consistió en el diseño, desarrollo y armado de una placa con un FPGA de la familia Cyclone (Altera) y la implementación de un algoritmo de compresión de imágenes sin pérdida en el mismo.

Proyecto de fin de carrera: Codec de VoIP, G729 implementado en un "Sistem on a Programmable Chip" usando un procesador Leon 2 (2007)

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay
Programa: Ingeniería Eléctrica
Nombre del orientado: Etcheverry, Horta, Nan
Medio de divulgación: Papel
País/Idioma: Uruguay, Español
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital, lógica programable
Tutoría en conjunto con Julio Pérez Aclé

Proyecto de fin de carrera: Dispositivo de Tratamiento de Tinnitus (2007)

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay
Programa: Ingeniería Eléctrica
Nombre del orientado: Bianco, Gaisinger, Alonzo
Medio de divulgación: Papel
País/Idioma: Uruguay, Español
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño electrónico, ingeniería biomédica

Proyecto de fin de carrera: Detección de intrusos en redes de datos usando FPGA, NIDS-FPGA (2007)

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay
Programa: Ingeniería Eléctrica
Nombre del orientado: González, Hernández, Ros
Medio de divulgación: Papel
País/Idioma: Uruguay, Español
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital, lógica programable
Tutoría realizada en conjunto con Julio Pérez Aclé
Resumen: Aceleración de software de detección de intrusos en redes (Snort) pasando parte de los algoritmos a hardware.

Proyecto de fin de carrera: PGVirtex PCI Board (2005)

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay
Programa: Ingeniería Eléctrica
Nombre del orientado: Gómez, Saporiti, Villavedra
Medio de divulgación: Papel
País/Idioma: Uruguay, Español
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Electrónica digital, lógica programable

Resumen: El proyecto consistió en el diseño, la fabricación y la verificación del funcionamiento, de dos placas iguales basadas en lógica reconfigurable, que puedan ser utilizadas como plataformas de desarrollo y evaluación de circuitos. Cada placa cuenta, como elemento central de lógica programable, con un FPGA (Field Programmable Gate Arrays) de la familia Virtex-E de Xilinx. Este FPGA tiene poco más de 330.000 compuertas lógicas y 404 puertos de entrada/salida, distribuidos en un encapsulado BGA (Ball Grid Array) de 560 pines. La placa cuenta con una interfaz PCI, a través de la cual se puede configurar el FPGA y comunicar datos con una computadora. Otras interfaces de entrada/salida incluidas en las placas son RS-232, USB y 5 puertos Ethernet, infra-rojos IrDA. Los elementos de almacenamiento de datos con los que cuenta cada placa son dos SDRAM de 128Mb cada una y está prevista la colocación de una Flash PROM que permita guardar hasta dos configuraciones del FPGA distintas a la vez.

Proyecto de fin de carrera: Diseño de una placa reconfigurable PCI y un core PCI (2003)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Programa: Ingeniería Eléctrica

Nombre del orientado: Fernández, Mondueri

Medio de divulgación: Papel

País/Idioma: Uruguay, Español

Web: <http://www.opencores.org/projects.cgi/web/iiepci/overview>

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital, lógica programable

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Linux Device Drivers

Resumen: El proyecto consistió en desarrollar una placa PCI basada en lógica programable para ser utilizada como plataforma de desarrollo. Se desarrollaron además herramientas que facilitan el diseño de aplicaciones, entre las más importantes se encuentran un core PCI sintetizable y un driver para Linux que permite comunicarse con la placa.

Proyecto de fin de carrera: Utilización de lenguaje C para diseño Hardware (2003)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Programa: Ingeniería Eléctrica

Nombre del orientado: Gómez, Heguy, Puig

Medio de divulgación: Papel

País/Idioma: Uruguay, Español

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital, lógica programable

Proyecto de fin de carrera: Balanza de pesado continuo para cintas transportadoras (1999)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Programa: Ingeniería Eléctrica

Nombre del orientado: Maldonado, Ubilla

Medio de divulgación: Papel

País/Idioma: Uruguay, Español

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Medidas

Proyecto de fin de carrera: Implementación de algoritmos de tratamiento de imágenes en lógica reconfigurable (1998)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Programa: Ingeniería Eléctrica

Nombre del orientado: Myszne, Miguez, Calvo

Medio de divulgación: Papel

País/Idioma: Uruguay, Español

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Lógica programable, Tratamiento de imágenes

Tutoría en conjunto con Julio Pérez Acle

Proyecto de fin de carrera: Medidor de potencia de precisión utilizando una placa DSP (1997)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Programa: Ingeniería Eléctrica

Nombre del orientado: Musseti, Rondoni, Schenk

Medio de divulgación: Papel

País/Idioma: Uruguay, Español

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Medidas

Proyecto de fin de carrera: Desarrollo de un sistema operativo de tiempo real para el microcontrolador 8031 (1996)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Programa: Ingeniería Eléctrica

Nombre del orientado: Ferrari, Maggi, Papa

Medio de divulgación: Papel

País/Idioma: Uruguay, Español

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas operativos de tiempo real, microcontroladores

Proyecto de fin de carrera: Adquisidor programable de temperaturas con alta precisión (1994)

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Programa: Ingeniería Eléctrica

Nombre del orientado: Aguilar, Bolatto, Cruz

Medio de divulgación: Papel

País/Idioma: Uruguay, Español

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Medidas, microcontroladores

TUTORÍAS EN MARCHA

POSGRADO

Electrónica de bajo consumo aplicable a dispositivos vestibles (wearable devices) (2016)

Tesis de maestría

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Programa: Maestría en Ingeniería (Ingeniería Eléctrica)

Tipo de orientación: Tutor único o principal

Nombre del orientado: Federico Favaro

País/Idioma: Uruguay, Español

Palabras Clave: Bajo consumo sistemas embebidos wearable devices

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de bajo consumo

Algoritmos de audio en FPGAs (2014)

Tesis de maestría

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería - UDeLaR

, Uruguay

Programa: Maestría en Ingeniería Eléctrica

Nombre del orientado: Guillermo Sánchez

País/Idioma: Uruguay, Español

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica digital, procesamiento de audio

Otros datos relevantes

JURADO/INTEGRANTE DE COMISIONES EVALUADORAS DE TRABAJOS ACADÉMICOS

Sistema robótico de posicionamiento asistido (2010)

Candidato: Besozzi, Freitas

Tipo Jurado: Tesis/Monografía de grado

Enrique Ferreira, OLIVER, J. P.

Ingeniería en Electrónica / Sector Educación Superior/Privado / Universidad ORT Uruguay /

Universidad ORT Uruguay - Facultad de Ingeniería / Uruguay

País: Uruguay

Idioma: Español

Palabras Clave: robot, procesamiento de imágenes, trayectorias

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Robótica, procesamiento de imágenes

Tutor: André Fonseca de Oliveira

Controlador robótico LEGO-ORT (2008)

Candidato: Cáceres, Cambón, Pérez

Tipo Jurado: Tesis/Monografía de grado

MATURRO, G., OLIVER, J. P.

Ingeniería en Electrónica / Sector Educación Superior/Privado / Universidad ORT Uruguay /

Universidad ORT Uruguay - Facultad de Ingeniería / Uruguay

País: Uruguay

Idioma: Español

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Diseño Electrónico

Diseño de una máquina JAVA (2006)

Candidato: Vera, Ricci

Tipo Jurado: Tesis/Monografía de grado

BURGOS, M., OLIVER, J. P.

Ingeniería en Electrónica / Sector Educación Superior/Privado / Universidad ORT Uruguay /

Universidad ORT Uruguay - Facultad de Ingeniería / Uruguay

País: Uruguay

Idioma: Español

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Lógica programable

Diseño de celda programable para implementación de banco de filtros en FPGA (2002)

Candidato: Louzao, Paz, Tejera

Tipo Jurado: Tesis/Monografía de grado

BURGOS, M., OLIVER, J. P.

Ingeniería en Telecomunicaciones / Sector Educación Superior/Privado / Universidad ORT

Uruguay / Universidad ORT Uruguay - Facultad de Ingeniería / Uruguay

País: Uruguay

Idioma: Español

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Lógica programable

CONSTRUCCIÓN INSTITUCIONAL

Coordinación del Grupo de Electrónica Aplicada desde el año 1997 hasta la fecha. Como coordinador del Grupo he participado activamente en su crecimiento y en la formación de los recursos humanos vinculados al mismo, así como en la definición de sus líneas de trabajo.

Participé activamente en las discusiones para la formación de un nuevo Departamento de Electrónica. Jefe del Departamento de Electrónica desde su creación en 2007 hasta el 30 de abril de 2018. En dicho cargo contribuí a la formación institucional del Departamento y a su inserción dentro del IIE, promoviendo el desarrollo de sus integrantes y generando equipos con sentido de pertenencia a la institución. Esto implicó tareas de gestión académica, educativa, de recursos humanos, planificación de líneas de trabajo, laboratorios, proyectos, etc.

Información adicional

Participación en varias mesas de examen de Proyecto de Fin de Carrera.

Participación en varios tribunales y comisiones asesoras de llamados a aspirantes y concursos de Gr1, Gr2, Gr3 y Gr4.

Indicadores de producción

PRODUCCIÓN BIBLIOGRÁFICA	39
Artículos publicados en revistas científicas	5
Completo	5
Trabajos en eventos	34
PRODUCCIÓN TÉCNICA	12
Productos tecnológicos	7
Con registro o patente	1
Procesos o técnicas	1
Trabajos técnicos	3
Otros tipos	1
EVALUACIONES	32
Evaluación de proyectos	7
Evaluación de eventos	12
Evaluación de publicaciones	2
Evaluación de convocatorias concursables	9
Jurado de tesis	2
FORMACIÓN RRHH	27
Tutorías/Orientaciones/Supervisiones concluidas	25
Tesis/Monografía de grado	23
Tesis de maestría	2
Tutorías/Orientaciones/Supervisiones en marcha	2
Tesis de maestría	2